

Operating Systems **מערכות הפעלה**
בוקר טוב
יום ראשון
04 דצמבר
2016
Saul Coval
Computer Systems
ד' כסלו תשע"ז

Operational Systems – Scheduler ver03
מערכות הפעלה
סיכום נושא תהליכים
 saul@coval.net - http://www.coval.net

מקורות מידע
 • ספר הקורס (ראשי) למצגת זו:
 Silberschatz and Galvin,
 Operating Systems Concepts (5th ed.)
 Wiley
 המצגת מורכבת מעבודות של סטודנטים.
 ייתכן שחלקם נלקחו מתוך אתרים פרטיים.
 אני רק ריכזתי את עבודות הסטודנטים ללא
 דרישות לזכויות כל שהם.
מקור מידע מאינטרנט
<http://webcourse.technion.ac.il/236364>

Popular Operating Systems
MS-DOS **UNIX** **LINUX**
MAC OS **WINDOWS**

MS-DOS
 • Developed for IBM PCs in 1981
 • Uses command-line interface
 • Use is diminishing

MAC OS
 • First to use graphical user interface in 1984
 • Easiest operating system for beginners

Windows 3.X

- Includes Windows 3.0, 3.1, 3.11, and Windows for Workgroups 3.1
- Not a true operating system
- Uses cooperative multitasking



Windows 95 and 98

- Windows 95**
 - True operating system
 - Uses preemptive multitasking
 - Downward compatible with DOS
 - Considered a transitional system
- Windows 98**
 - Improved version of Windows 95
 - More stable than Windows 95



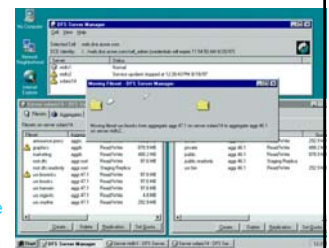
Windows CE



- System used in PDAs or palmtops
- Runs simplified versions of Windows programs
- Data can be transferred to PCs
- Includes handwriting and speech recognition

Windows NT

- Designed for client/server systems
- Two components:
 - Windows NT Workstation
 - Windows NT Server
- Oriented to business needs
- Offers security, remote administration, directory services, and server



Windows 2000

- Two versions:
 - Microsoft Windows 2000 Professional
 - Microsoft Windows 2000 Server
- Better stability and more features than Windows NT



Windows XP

- Replaces all previous versions of Windows
- Three versions:
 - Windows XP Home Edition
 - Windows XP Professional
 - Windows XP Server



Windows 7 / Windows 8

מערכות הפעלה מתקדמות של חברת מיקרוסופט למחשבים רגילים ומסכי מגע

COVAL Systems 4 December 2016 13 עמוד

Linux

- Developed in 1991 by UNIX
- Competes with Windows and MAC
- Powerful and free
- Growing fast in acceptance
- Uses Apache web server

COVAL Systems 4 December 2016 14 עמוד

Solaris Op System

ORACLE (Sun- Oracle)

COVAL Systems 4 December 2016 15 עמוד

How Windows 9x Differs from Windows 3.x and DOS

Figure 1-12 Windows 9x is the bridge from DOS to Windows NT

COVAL Systems 4 December 2016 16 עמוד

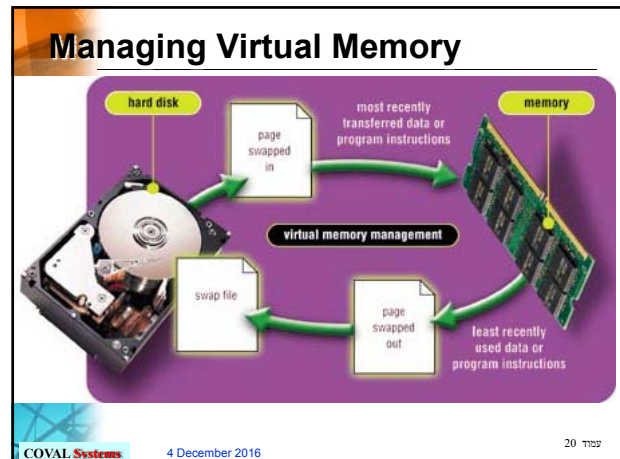
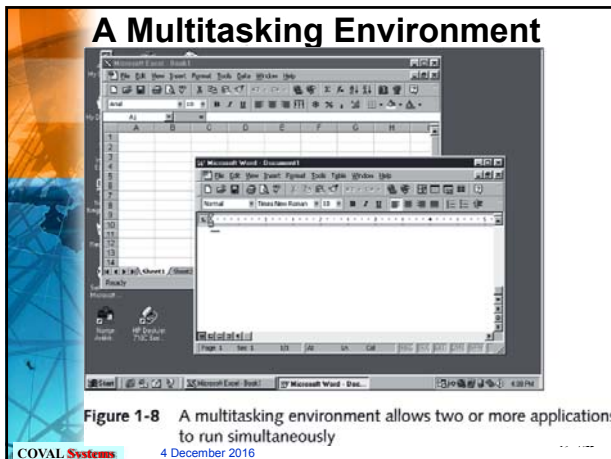
Comparing OSs: Terminology

- Thread
- Single-tasking
- Multitasking
 - Cooperative
 - Preemptive
- Environment
- 16-bit (real) mode and 32-bit (protected) mode
- FAT (file allocation table)
 - Tracks
 - Sectors
 - Clusters
- RAM (random access memory)

COVAL Systems 4 December 2016 17 עמוד

Multitasking

COVAL Systems 4 December 2016 18 עמוד



מבוא לניהול תהליכים

- תהליכים מאפשרים הפרדה נקייה בין משימות שמתבצעות "בו-זמנית"**
 - ביצוע סדרתי של פקודות
 - מצב תהליך משתנה ומשפיע על ביצוע התכנית
 - מצב כולל: קוד, רגיסטרים, זיכרון, רגיסטר בקרה, מצב קבצים פתוחים (מיקום), וכו'.
- תהליך לעומת תוכנית**
 - תהליך היא חלק ממצב התוכנית.
 - תוכנית יכולה ליצר מספר תהליכים.

COVAL Systems 4 December 2016

ביצוע תהליכים – דוגמא "vi myfile.txt"

- Keyboard Device Driver**
 - אוגר ב-buffer את התווים שמתקבלים, עד להקשת "Enter"
- Command Line Interpreter**
 - מיצר תהליך חדש (קריאה ל-fork)
- File Manager**
 - מזהה גישה לקובץ "vi"
 - פונה דרך ה-Disk Device Driver כדי להביא את הקובץ לזיכרון
- Loader**
 - מאתחל את מצב התהליך, ומעביר לו ארגומנטים (מחרוזת "myfile.txt")

COVAL Systems 4 December 2016

ביצוע תהליכים – דוגמא "vi myfile.txt" (המשך)

- Memory Manager**
 - מקצה מקום לקובץ ומעדכן את טבלאות המיפוי של הזיכרון
- Process Manager**
 - התהליך מסומן כמוכן לביצוע (Ready)
- Scheduler**
 - עם הזמן, התהליך נבחר לביצוע ומקבל את המעבד
- File Manager**
 - פותח וטוען לזיכרון את תוכן הקובץ "myfile.txt" בשיתוף עם ה-Memory Manager

COVAL Systems 4 December 2016

מעקב אחר תהליכים

Process State
Registers
Memory Limits
File Descriptor Table
Priority
Program Counter

תזמון תהליכים Scheduler

- מתבצע ע"י מערכת ההפעלה במתזמן
- מערכת ההפעלה מבטיחה הוגנות

טבלת תהליכים PCB

- מכילה Process Control Block עבור כל תהליך

משגר (Dispatcher) הוא לולאה

- מקבל שליטה; בוחר תהליך לביצוע; משגר את תהליך; מקבל שליטה; ...
- בהמשך נראה
- איך נבחר תהליך
- איך תהליכים מתקשרים זה לזה

COVAL Systems 4 December 2016
עמוד 25

אופן פעולה כפול (UNIX) Dual Mode Operation

תהליך יכול להימצא באחד משני מצבים

- גרעין (Kernel Mode)
 - עם זכויות יתר (Privileged Mode), למשל גישה ישירה לקלט/פלט
 - הקוד והנתונים של הגרעין נמצאים כל הזמן בזיכרון (non-pageable)
 - מתבצע בהקשר של תהליך המשתמש
- משתמש (User Mode)
 - עם זכויות מוגבלות, למשל ללא גישה לכל הזיכרון או התקני קלט/פלט

מעבר ממשתמש לגרעין

- נעשה ע"י קריאת מערכת (System Call)

COVAL Systems 4 December 2016
עמוד 26

הגדרה: POSIX

POSIX or "Portable Operating System Interface" is the collective name of a family of related standards specified by the IEEE to define the Application Programming Interface (API) for software compatible with variants of the Unix operating system. Originally, the name stood for IEEE Std 1003.1-1988, which as the name suggests, was released in 1988. The family of POSIX standards is formally designated as IEEE 1003 and the international standard name is ISO/IEC 9945. The standards emerged from a project that began near 1985. The term POSIX was suggested by Richard Stallman in response to an IEEE request for a memorable name; before that the standards effort was called IEEE-IX.

COVAL Systems 4 December 2016
עמוד 27

המשך: POSIX cont.

- POSIX Threads is a POSIX standard for threads. The standard defines an API for creating and manipulating threads.
- Libraries implementing the POSIX Threads standard are often named Pthreads. Pthreads are most commonly used on Unix-like POSIX systems such as Linux and Solaris, but Microsoft Windows implementations also exist. For example, the pthreads-w32 is available and supports a subset of the Pthread API [1]. (Note: in text, Pthreads is written with an upper-case P.)

COVAL Systems 4 December 2016
עמוד 28

POSIX

POSIX, ממשק מערכת הפעלה נייד מבוסס Unix, אוסף של תקנים למערכות הפעלה מבוססות יוניקס.

POSIX, קיצור של **P**ortable **S**ystem **I**nterface, ה-**X** בסוף מסמנת **UNIX**.

סטנדרטים המתוארים של ידי ארגון IEEE להגדרת ממשק לתכנות יישומים לתוכנות תואמות למשתנים של מערכת הפעלה Unix. Application Programming Interface (API).

הוא תקן של ה-IEEE שראשיתו בסוף שנות השמונים שנועד לאפשר כתיבת תוכניות פורטביליות (ניידות) עבור מערכות דמויות יוניקס.

כיום מערכת יכולה להיקרא UNIX אם היא עומדת בתקן הזה.

COVAL Systems 4 December 2016
עמוד 29

אופן פעולה כפול (UNIX) איזורי זיכרון

Virtual Address	Page table Address
0x0	
0x1000	
0x2000	
0x3000	

מרחב הכתובות של תהליך מחולק ל-

- User Space** – ניתן לגישה כל הזמן
- Kernel Space** – ניתן לגישה רק כאשר התהליך נמצא ב-Kernel Mode

טבלאות ניהול הזיכרון לא חייבות להימצא בזיכרון כל הזמן (Memory Resident)

Kernel Page Tables

Process Page Tables

COVAL Systems 4 December 2016
עמוד 30

אופן פעולה כפול (UNIX) קריאות מערכת (System Calls)

- קריאות מערכת מוגדרות כספריה של פונקציות "C"
- כאשר יש קריאת מערכת מתבצע Operating System Trap
- העתקת פרמטרים ל- Kernel Space
- שמירת מצב התהליך
- מעבר ל- Kernel Mode
- קריאה לפונקציה המתאימה בספריה 0

Open()	
Read()	
Write()	
Close()	
Fork()	
Wait()	
Malloc()	
Free()	
Lock()	
...	

COVAL Systems 4 December 2016

עמוד 31

תקשורת בין תהליכים

מטרה

- העברת מידע
- תיאום

כיצד

- באמצעות signals-*l* pipes (תיסקר בתרגול)
- באמצעות זיכרון משותף (shared memory)
- באמצעות העברת הודעות (message passing)
- תקשורת ישירה ע"י זיהוי מפורש של התהליכים
- Send / Receive

COVAL Systems 4 December 2016

עמוד 32

בעית היצרן / צרכן Producer/Consumer

תהליך היצרן מכין מידע הנצרך ע"י הצרכן

```

producer: repeat
    nextp = new item;
    send(consumer, nextp);
until false;

consumer: repeat
    receive(producer, nextp);
    consume nextp;
until false;

P1: send(Q, id, msg); P2: send(Q, id, msg);
Q: receive(id, msg);
    
```

- תקשורת סימטרית
- שני התהליכים מזהים זה את זה
- תקשורת אסימטרית
- שליחת הודעה לתהליך ספציפי
- קבלת הודעה מתהליך כלשהו

COVAL Systems 4 December 2016

עמוד 33

תיבות דואר - Mailboxes

מאפשרות תקשורת עקיפה

- זוג תהליכים יכול להתקשר דרך כמה תיבות-דואר



- כמה תהליכים יכולים לגשת לאותה תיבה

- אם כמה תהליכים מתחרים, מי זוכה?

COVAL Systems 4 December 2016

עמוד 34

תיבות דואר - Mailboxes

תיבת-דואר בבעלות תהליך

- רק התהליך יכול לגשת לתיבה
- כאשר התהליך מסתיים, התיבה נעלמת

תיבת-דואר בבעלות המערכת

- יש פקודות ליצור/להשמיד אותה, ולשלוח/לקבל הודעות
- התהליך היוצר מקבל בעלות והרשאת קריאה
- ניתן להעביר בעלות, להעניק זכויות קריאה/כתיבה
- למשל בעזרת קריאות מערכת ו/או יצירת תהליך בן
- במימושים מסוימים, כאשר מסתיימים כל התהליכים המשתמשים, מערכת ההפעלה משמידה אותה (למשל כאשר use-count=0).

COVAL Systems 4 December 2016

עמוד 35

חוצצים - Buffers

הגבלה על מספר ההודעות

- קיבולת אפס
- תקשורת סינכרונית חוסמת עם Rendez-vous (מפגש/פגישה)
- למשל Remote Procedure Call
- קיבולת חסומה
- השולח נחסם כאשר החוצץ (buffer) מלא.
- קיבולת אינסופית
- השולח לא נחסם.
- בתקשורת אסינכרונית, מתי ההודעה מגיעה מקבל?
- אפשרויות: שליחת אישור (ack) – לפעמים כולל זיהוי המקבל.



COVAL Systems 4 December 2016

עמוד 36

טיפול בחריגים

כאשר תהליך מסתיים, יתכן ...

- שתהליך אחר מחכה (או יחכה) להודעה ממנו
- שישנן הודעות שנשלחו אליו שלא נקראו

הודעות אבודות

- למשל בגלל שחוצץ התמלא
- המערכת או השולח יכולים לשלוח אותן מחדש
- למשל, זיהוי ע"י time-out

הודעות משובשות

- למשל בגלל רעש בקו
- זיהוי ע"י קודים (checksum, message digest).

COVAL Systems 4 December 2016 עמוד 37

זימון תהליכים Process Scheduling

COVAL Systems 4 December 2016 עמוד 38

נושאים

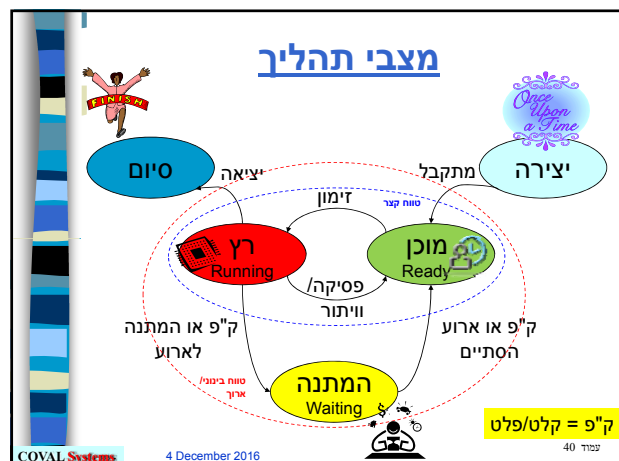
מבוא לזימון תהליכים

1. מצבי תהליך
2. בעיית זימון התהליכים
3. מדדים לאיכות זימון תהליכים

מדיניות זימון

- א- אלגוריתם First-Come First-Serve
- ב- אלגוריתם Round Robin
- ג- מזעור זמן שהייה ממוצע (Shortest Processing Time First)
- ד- זמני הגעה לא אחידים (Shortest Remaining Time to Completion First)
- ה- שימוש בכמה תורים (דוגמא Windows NT)

COVAL Systems 4 December 2016 עמוד 39



Process States

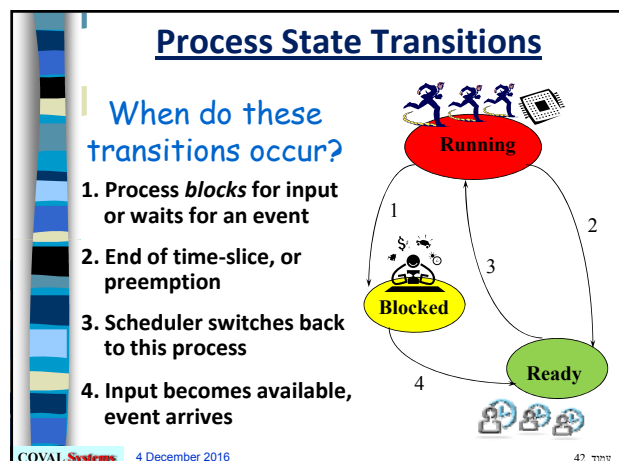
Running - actually using the CPU ☐

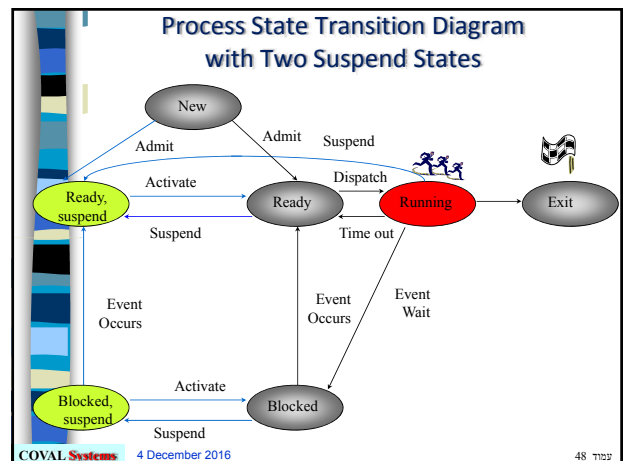
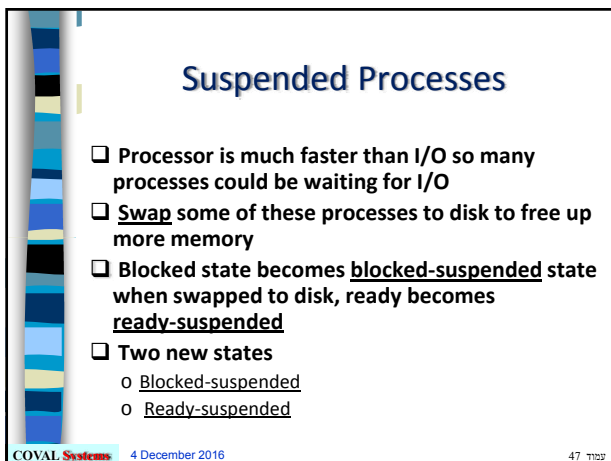
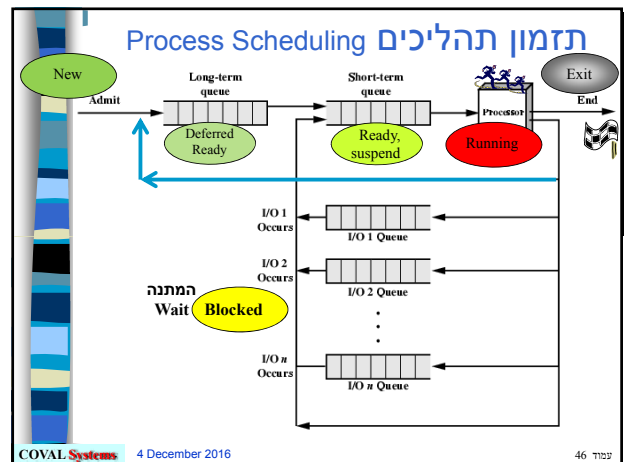
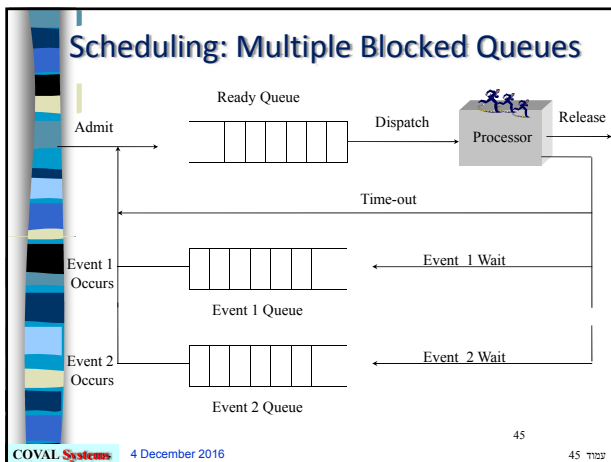
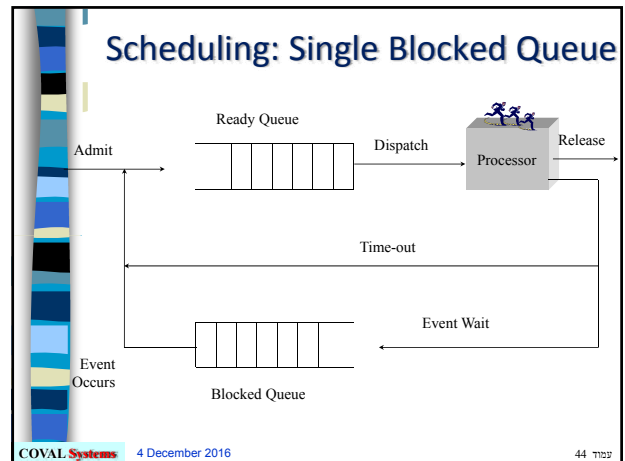
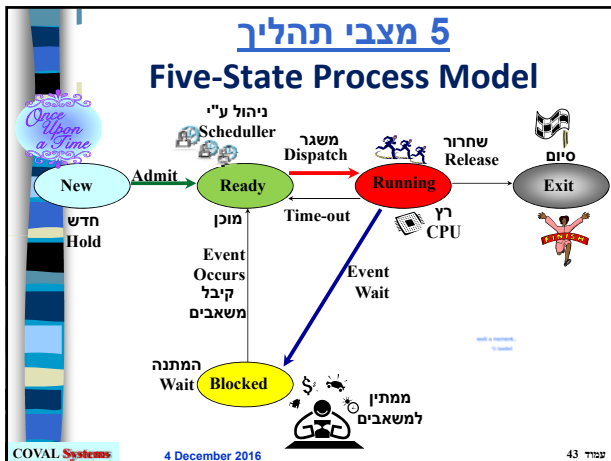
Ready – runnable, temporarily stopped to let ☐ another process run

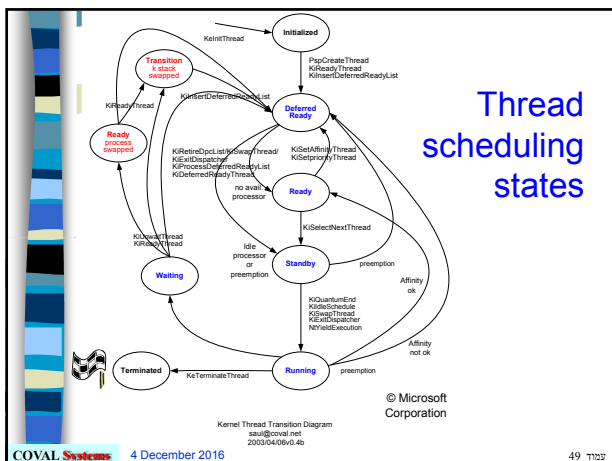
Blocked - unable to run until some external ☐ event happens

A process can *block* itself, but not "run" itself

COVAL Systems 4 December 2016 עמוד 41







מתי "זימון תהליכים" נכנס לפעולה?

- ניתן לבצע החלטות זימון כאשר תהליך עובר ממצב למצב
 - למשל, תהליך שמבצע פקודת ק"פ (I/O), עובר ממצב "רץ" למצב "המתנה"
- האם ניתן לאלץ תהליך לעבור ממצב "רץ" למצב "מוכן"?
 - אם כן, הזימון נקרא בר הפקעה (Preemptive)
 - אם לא, הזימון נקרא ללא הפקעה (Non-preemptive)
 - תהליך חייב לשתף פעולה (Cooperative)
 - למשל ב-Windows 3.1
- התכנות בשתי הסביבות יכול להיות מאד שונה. מדוע?

תקורה (overhead) בזימון תהליכים

זימון תהליכים אינו חינם

- מעבר ל-Kernel mode
- החלפת הקשר (Context switch)
 - שמירת המצב/הקשר של התהליך היוצא
 - טעינת המצב/הקשר של התהליך הנכנס
- מעבר ל-User mode וקפיצה לפקודה הבאה

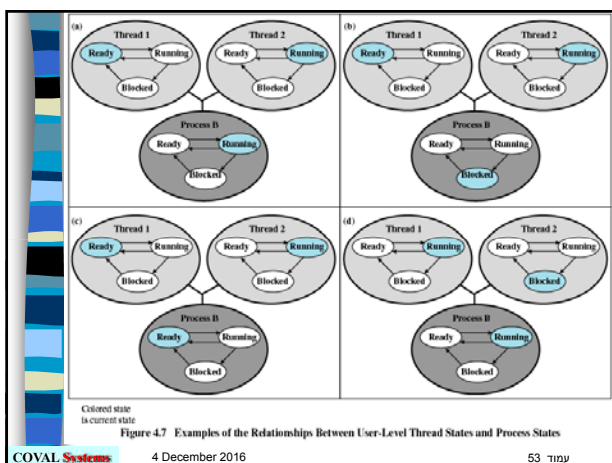
ישנו גם מחיר מוסתר...

- Page faults
- Cache misses

בעיית זימון התהליכים

הבעיה

- הקצאת המעבד (המשאב) לתהליך מסוים לפרק זמן מסוים
- דרגות החופש
 - מבין התהליכים שמוכנים לרוץ, איזה תהליך לבחור
 - לכמה זמן נקצה את המעבד לתהליך שנבחר



אפיון תהליכים

- תהליך עתיר חישובים (CPU-bound)

CPU	I/O	CPU	I/O	CPU
High utilization	Low utilization	High utilization	Low utilization	High utilization
- תהליך עתיר קלט/פלט (I/O-bound)

CPU	I/O	CPU	I/O	CPU
Low utilization	High utilization	Low utilization	High utilization	Low utilization

מדדים הקובעים את "טיב" מדיניות הזימון

ניצולת המעבד (CPU utilization)

– אחוז הזמן שהמעבד "פעיל"

תפוקה (Throughput)

– מספר יחידות העבודה שהושלמו בפרק זמן נתון

זמן ביצוע תהליך (Turn-around-time)

– מרגע שיגור התהליך עד לסיומו

זמן המתנה למעבד (Waiting time)

– סכום הזמנים בהם התהליך במצב "מוכן"

זמן תגובה (Response time)

– בתהליך אינטראקטיבי, פרק הזמן בין הגשת בקשה ע"י המשתמש עד לתגובת המערכת (תצוגת פלט)

מהו הממד הנכון?

תלוי...

– בסביבה אינטראקטיבית

- חשוב זמן תגובה קצר
- ... אך שונות נמוכה חשובה לא פחות.

– בסביבת אצווה (batch)

- רצוי למקסם תפוקה (תפוקה מקסימאלית)

הגדרת מדדים

יחס הענישה של תהליך P_i הוא t_i/T_i כאשר

– T_i - הוא זמן שהייה - סה"כ זמן שתהליך בטווח

הקצר - במצב "רץ" או "מוכן"

– t_i - הוא סה"כ זמן שתהליך במצב "רץ"

זמן שהייה ממוצע של תהליך, תחת מדיניות זימון A

$$H_A = \frac{1}{N} \cdot \sum_{k=1}^N T_k - \text{כאשר } N \text{ הוא מספר התהליכים}$$

מדיניות זימון

First Come First Serve (FCFS)

הגדרה

– המעבד מוקצה לתהליך הראשון שדורש אותו

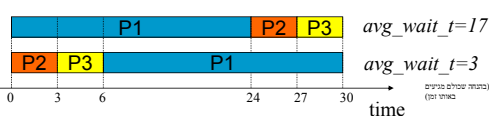
פרטי מימוש

– Non-preemptive (Cooperative)

– ממומש ע"י תור FIFO של התהליכים במצב מוכן

– זמן שהייה של תהליך תלוי בזמן ובסדר הגעתו

– יחס ענישה גבוה לתהליכים קצרים ונמוך לארוכים



First Come First Served Scheduling



Example:

Burst Time Process

24 P_1

3 P_2

3 P_3

Suppose that the processes arrive in the order: P_1, P_2, P_3

Waiting time for $P_1 = 0$; $P_2 = 24$; $P_3 = 27$

Average waiting time: $(0 + 24 + 27) / 3 = 17$

Suppose that the processes arrive in the order: P_2, P_3, P_1

Waiting time for $P_1 = 6$; $P_2 = 0$; $P_3 = 3$

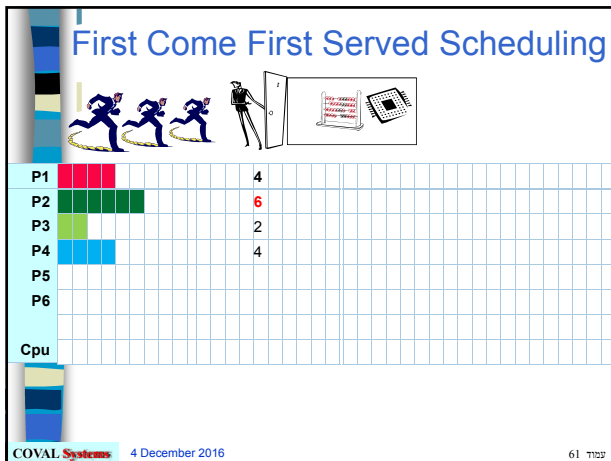
Average waiting time: $(6 + 0 + 3) / 3 = 3$

Non-preemptive scheduling

Troublesome for time-sharing systems

Convoy effect short process behind long process

8-ג 23 נובמבר 2015



First Come First Serve (FCFS) (Convoy effect) אפקט השיירה

אפיון

- תהליך אחד עתיר חישובים: C
- מספר תהליכים עתירי קלט/פלט: $I_1, \dots, I_n$
- (בהנחת non-preemption)

אפקט

- ברגע שתהליך C תופס את המעבד, תהליכי $I_1, \dots, I_n$ מצטברים בתור המוכנים
- התקני הקלט/פלט מובטלים!

COVAL Systems 4 December 2016 עמוד 63

Round Robin (RR)

$q = \text{Quantum}$

הגדרה

- המעבד מוקצה לתהליך הראשון בתור לזמן q
- אם זמן החישוב של התהליך גדול מ- q , התהליך מופסק ומועבר לסוף תור ה-"מוכנים"

פרטי מימוש

- Preemptive
- Quantum (פרוסת זמן / time-slice) אופייני 10-100msec
- ממומש בעזרת timer שמייצר פסיקה כל פרק זמן q

COVAL Systems 4 December 2016 עמוד 64

Round Robin (RR) אפיונים

אם ה-quantum קטן, הזימון "הוגן"

- תחושה שכל תהליך רץ במעבד משלו עם בקצב $1/N$, כאשר N הוא מספר התהליכים – יחס ענישה אחיד.
- זמן תגובה (כמעט) ליניארי בזמן החישוב ו- N .
- אך התקורה עלולה להיות גבוהה!

דוגמא

– מספר תהליכים $N=10$

– זמן חישוב של תהליך 100

– $q=1$

RR	FCFS	תהליך
991	100	1
992	200	2
...	...	...
1000	1000	10

COVAL Systems 4 December 2016 עמוד 65

Selfish Round-Robin: הכללה

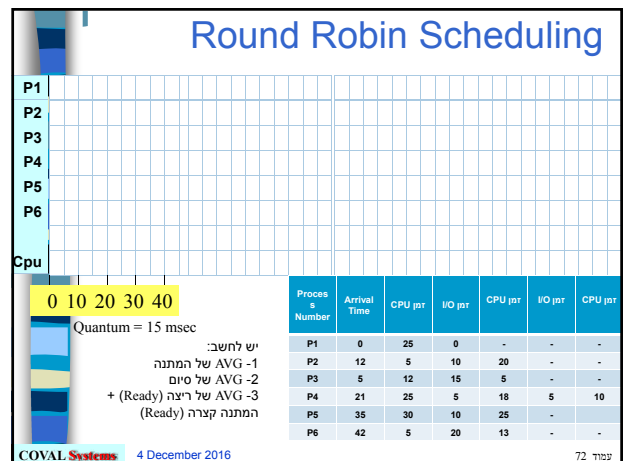
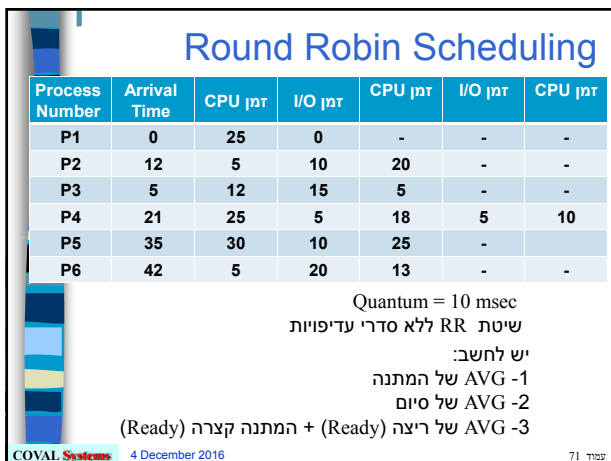
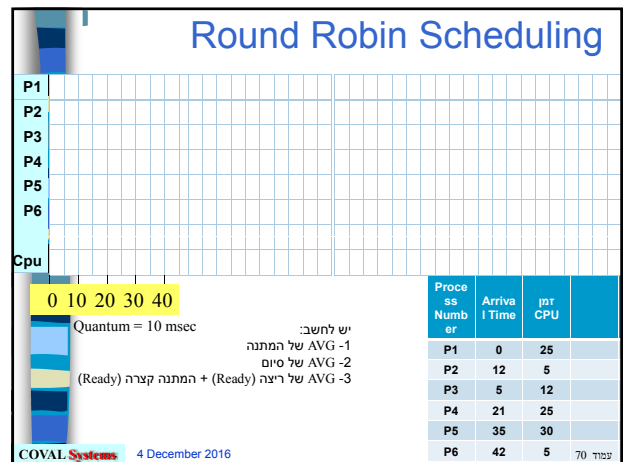
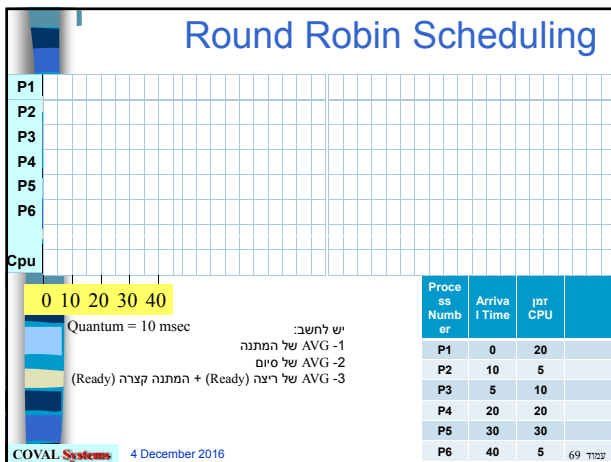
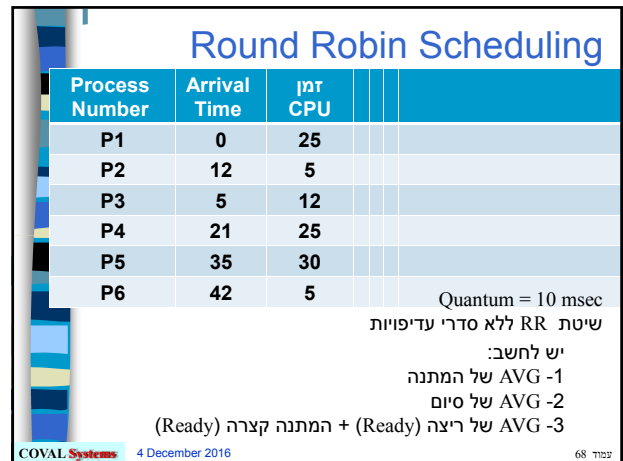
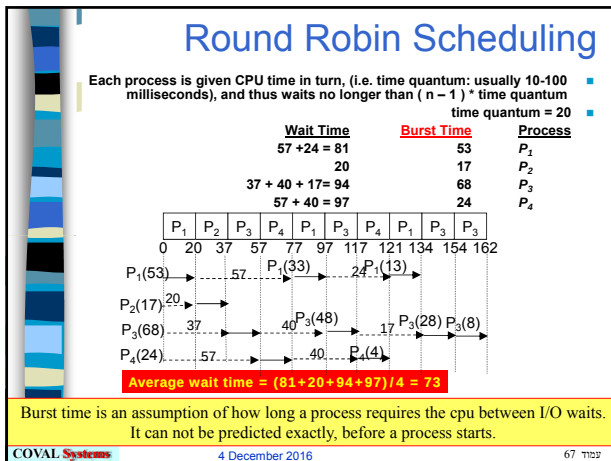
הגדרה

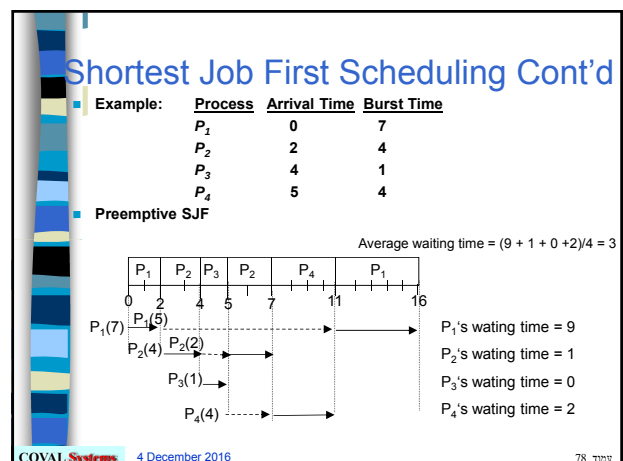
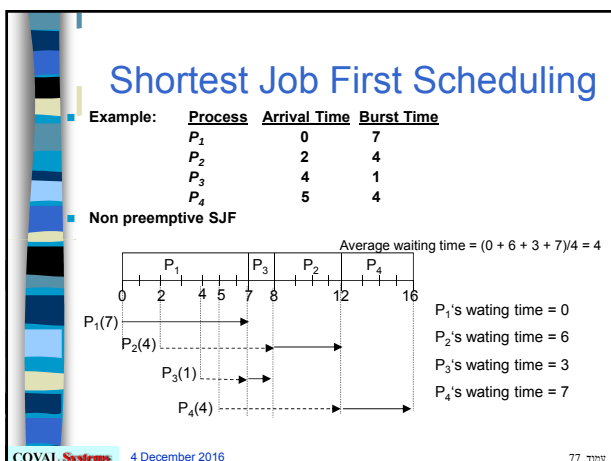
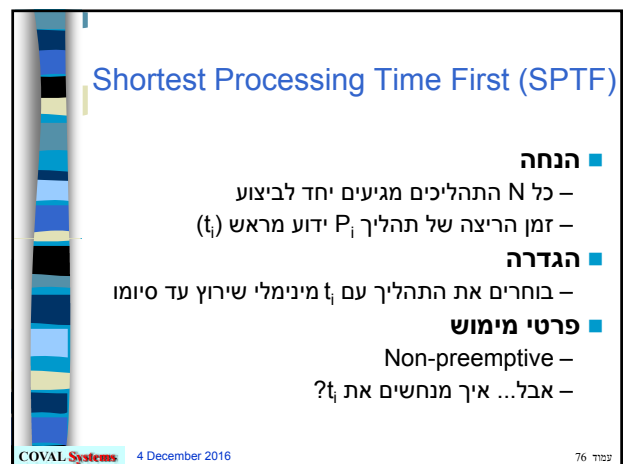
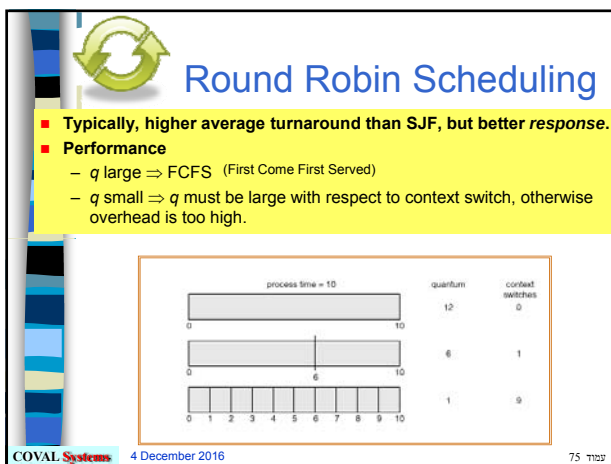
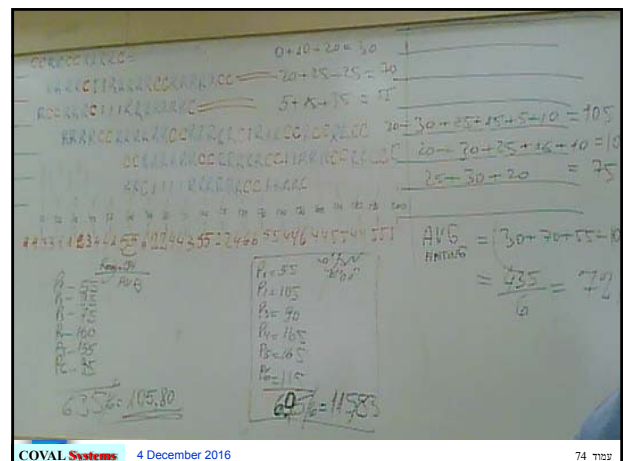
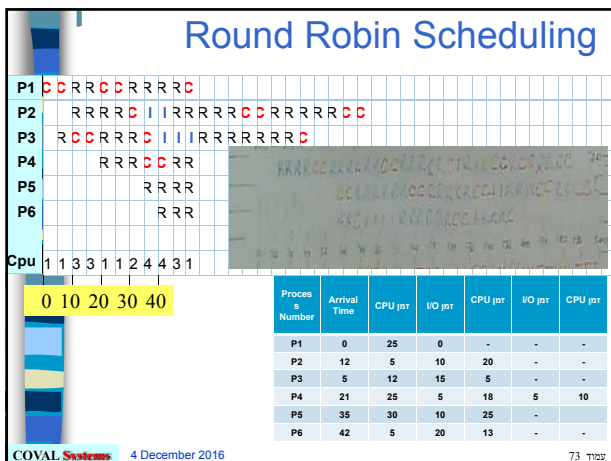
- תהליכים חדשים מוחזקים בתור המתנה FIFO
- תהליכים וותיקים מוחזקים בתור Round-Robin לביצוע
- כאשר אין תהליך בתור הוותיקים, בוחרים את הראשון בתור החדשים ומצרפים אותו לוותיקים
- "הזדקנות" – תהליך הופך מחדש לוותיק, למשל על ידי כך שמגדילים את עדיפות כל תהליך בכל יחידת זמן עד מעבר לסף שהופך אותו לוותיק

אפיון

- אם ההזדקנות קצרה (או לא קיימת) מתקבל RR
- אם ההזדקנות ארוכה (או אינסופית) מתקבל FCFS

COVAL Systems 4 December 2016 עמוד 66





המשימה העיקרית של ליבה היא לאפשר הרצה של תוכניות מחשב ולספק להן שירותים כגון **אבסטרקציה** של החומרה. תהליך מגדיר אילו חלקים מהזיכרון יהיו נגישים לתוכנית, וניהול התהליכים שמתבצע בליבה צריך לקחת בחשבון את החומרה המובנית לצורך הגנה על הזיכרון.

כדי להריץ תוכנית, בדרך כלל הליבה מגדירה עבורה מרחב כתובות, טוענת לזיכרון את הקובץ שמכיל את הקוד של התוכנית, יוצרת **מחסינית קריאות**, מצביעה למיקום מסוים בתוך התוכנית ובכך מתחילה את הביצוע שלה.

ליבות התומכות **ברייבוי משימות** מסוגלות ליצור אשליה עבור המשתמש, כאילו מספר התהליכים שרצים בו זמנית על גבי המחשב הוא גדול יותר מהמספר המקסימלי של תהליכים שהמחשב פיזית יכול להריץ בו זמנית. בדרך כלל מספר התהליכים שמערכת יכולה להריץ בו זמנית שווה למספר המעבדים שמותקנים במחשב (עם זאת, המצב יכול להיות שונה במידה והמעבדים תומכים ב-simultaneous multithreading).

COVAL Systems 4 December 2016 עמוד 79

במערכת המבוססת על ריבוי משימות מקדים (pre-emptive multitasking) הליבה תיתן לכל תוכנית פרוסת זמן ותבצע מיתוג (switch) מתהליך לתהליך במהירות כזאת עד שהדבר יראה למשתמש כאילו התהליכים אלה מורצים בו זמנית. הליבה משתמשת באלגוריתמי תזמון על מנת לקבוע מה יהיה התהליך הבא שירץ וכמה זמן יוקצה לו. האלגוריתם הנבחר יכול לאפשר לחלל התהליכים להיות בעלי קדימות גבוהה יותר מזו של אחרים. הליבה בדרך כלל גם מספקת לתהליכים אלה אמצעי כלשהו להתקשר; דבר זה ידוע בתור תקשורת בין תהליכים (IPC) והטיטות העיקריות לצורך כך הן זיכרון משותף, העברת מסרים והפעלת פרוצדורות מרחוק.

מערכות אחרות (בייחוד על גבי מחשבים קטנים ופחות עוצמתיים) יכולות להיות מבוססות על ריבוי משימות שיתופי (co-operative multitasking) שבו כל תהליך מורשה לרוץ ללא פסיקות ("ללא הפרעה"). עד שהוא מגיש בקשה שאומרת לליבה שהיא יכולה לבצע מיתוג לתהליך אחר. בקשות כאלה נקראות (yielding). בדרך כלל הן מתרחשות בתגובה לבקשות לתקשורת בין תהליכים, או כאשר מחכים לאירוע שיתרחש. גרסאות ישנות יותר של Windows ו-Mac OS השתמשו ב-co-operative multitasking, אך Windows ו-Mac OS החדשים עברו לשיטת pre-emptive שגדלה עוצמת המחשבים שעבורם תוכנו.

מערכת ההפעלה עשויה לתמוך גם ב-multiprocessing (מרבית ארכיטקטורות Symmetric multiprocessing; Non-Uniform Memory Access) במקרה זה, תוכניות ותהליכים שונים יכולים לרוץ על מעבדים שונים. הליבה עבור מערכת כזאת צריכה להיות מתוכננת כך שתוכל בו זמנית להריץ בבטחה שני חלקים שונים של הקוד שלה. בדרך כלל המשמעות של כך היא שיש לספק מנגנוני סינכרון (כדוגמת spinlock) על מנת להבטיח שלא יקרה מצב בו שני מעבדים מנסים לשנות את אותם הנתונים באותו זמן.

COVAL Systems 4 December 2016 עמוד 80

הפקעה = העברה לרשות הכלל

עם הפקעה או ללא הפקעה?

מזכיר: זמן שהיה ממוצע עבור מדיניות זימון A:

$$H_A = \frac{1}{N} \cdot \sum_{k=1}^N T_k$$

למה

– לכל מדיניות זימון עם הפקעה A (עבור N תהליכים שמגיעים יחד), קיימת מדיניות A' ללא הפקעה כך ש- $H_{A'} \leq H_A$

COVAL Systems 4 December 2016 עמוד 81

הפקעה = העברה לרשות הכלל

עם הפקעה או ללא הפקעה? (המשך)

הוכחה

– בהינתן זימון של N תהליכים לפי זימון A

– יהי Pk התהליך שמסתיים אחרון

– נצופף את ריצת Pk לסוף הזימון

– זמן השהייה של Pk לא השתנה וזמן השהייה של התהליכים האחרים לא גדל

COVAL Systems 4 December 2016 עמוד 82

אופטימליות של SPTF לפי מדד H_A

Shortest Processing Time First

משפט

– אם כל התהליכים מגיעים יחד, לכל מדיניות זימון A

$$H_{SPTF} \leq H_A$$

הוכחה

– לפי הלמה, ניתן להניח ש-A היא מדיניות ללא הפקעה

– הפקעה = העברה לרשות הכלל

– אם A לא SPTF, חייבים להיות שני תהליכים P_k ו- P_r כך ש- $t_r < t_k$ ו- P_r מתוזמן מיד אחרי P_k

COVAL Systems 4 December 2016 עמוד 83

אופטימליות של SPTF לפי מדד H_A

Shortest Processing Time First (המשך)

הוכחה (המשך)

– זמן שהייה ממוצע אחרי ההחלפה:

$$\frac{1}{N} \cdot [T_1 + \dots + (T_r + t_k) + \dots + (T_k - t_r) + \dots + T_N] =$$

$$= \frac{1}{N} \cdot [\sum T_i + (t_k - t_r)]$$

– זמן השהייה הממוצע לא גדל!

– חוזרים על ההחלפות עד שהתזמון נהיה SPTF

לפני
אחרי

COVAL Systems 4 December 2016 עמוד 84

זמן שהייה ממוצע תחת RR

משפט

– אם כל התהליכים מגיעים יחד, אזי $H_{RR} \leq 2H_{SPTF}$

הוכחה

– נסמן ב- $\text{delay}_A(i, j)$ את העיכוב שנגרם לתהליך P_j עקב זימונים של תהליך P_i תחת מדיניות A
– עבור מדיניות A כלשהי, מתקיים:

$$N \cdot H_A = \sum_{i=1}^N t_i + \sum_{1 \leq i < j \leq N} [\text{delay}_A(i, j) + \text{delay}_A(j, i)]$$

Shortest Processing Time First = (SPTF) – Round Robin = (RR)

COVAL Systems 4 December 2016

עמוד 85

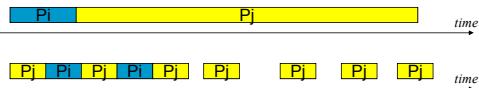
זמן שהייה ממוצע תחת RR (המשך)

עבור SPTF

$$N \cdot H_{SPTF} = \sum_{i=1}^N t_i + \sum_{1 \leq i < j \leq N} \min(t_i, t_j)$$

עבור Round Robin

$$N \cdot H_{RR} = \sum_{i=1}^N t_i + \sum_{1 \leq i < j \leq N} 2 \cdot \min(t_i, t_j)$$



COVAL Systems 4 December 2016

Shortest Processing Time First = (SPTF) – Round Robin = (RR)

עמוד 86

Shortest Remaining Time to Completion First (SRTF)

הגדרה

– כאשר מגיע תהליך P_i עם זמן חישוב נותר קצר יותר משארית זמן החישוב של התהליך שרץ כרגע P_k , אזי מפקיעים את המעבד מ- P_k ומכניסים את P_i

משפט

– SRTF ממזער את זמן ההייה הממוצע במערכת (בדומה ל-SPTF)

הוכחה

– דומה להוכחת האופטימליות של SPTF

מה ההבדל בין SRTF ו-SPTF?

– SRTF עובד טוב גם כאשר תהליכים לא מגיעים יחד

COVAL Systems 4 December 2016

Shortest Processing Time First = (SPTF)

עמוד 87

אומדן זמן החישוב של תהליך

הבעיה

– קשה לנבא את זמן החישוב שתהליך יצטרך

פיתרון

– אומדן סטטיסטי (מריצים התהליך כמה פעמים ומנחשים לעתיד)
– τ_i – הערכת זמן החישוב לסיבוב ה- i
– t_i – זמן החישוב בפועל בסיבוב ה- i

$$0 \leq \alpha \leq 1 \quad \tau_{i+1} = \alpha \cdot \tau_i + (1 - \alpha) \cdot t_i$$

שימו לב!

– $\alpha = 0$ – זמן הריצה האחרון בפועל קובע (היסטוריה קרובה)

– $\alpha = 1$ – זמן ריצה בפועל לא משפיע!

COVAL Systems 4 December 2016

עמוד 88

שימוש במספר תורים

ניתן להפריד תהליכים לקבוצות שונות לפי איפיונם

– foreground, background, ...

מדיניות תזמון מתפרקת ל-

– מדיניות תזמון בין התהליכים השייכים לאותה קבוצה

– מדיניות תזמון בין קבוצות שונות

COVAL Systems 4 December 2016

עמוד 89

מודול ניהול תהליכים

בדוק האם יש תהליך חדש



COVAL Systems 4 December 2016

עמוד 90

ריבוי תורים Multilevel Feedback Queues

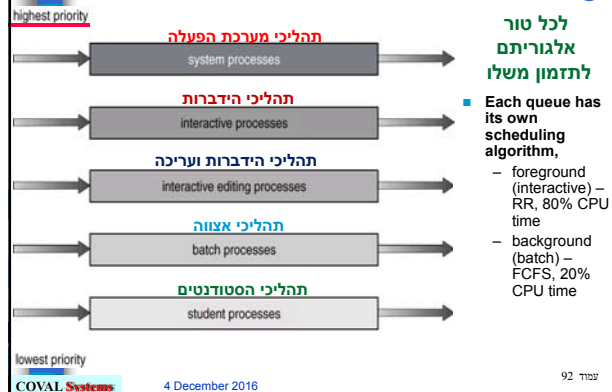
הגדרה

- קיימים מספר תורים לפי סדר עדיפות
- תור גבוה לתהליכים בעלי עדיפות גבוהה יותר
- תהליך מתחיל בתור הגבוה ביותר
- אם הוא צורך את כל ה-quantum, הוא יורד לתור נמוך יותר
- אם תהליך משחרר המעבד לפני סוף ה-quantum (עקב פעולת ק"פ $[I/O]$), הוא חוזר לתור גבוה יותר
- פרטי מימוש**
- לתורים הנמוכים נקצה אחוז קטן יותר של זמן מעבד
- ה-quantum עולה עבור תורים נמוכים יותר

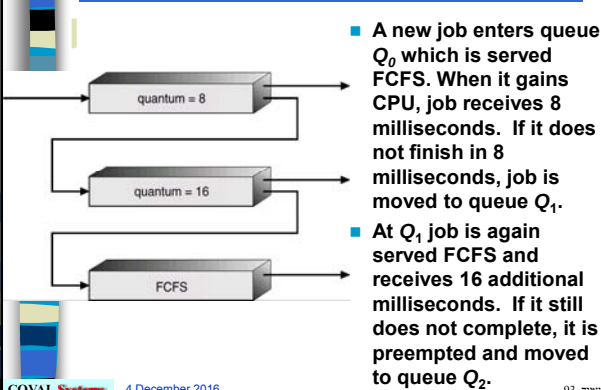
COVAL Systems 4 December 2016

עמוד 91

Multilevel Queue Scheduling



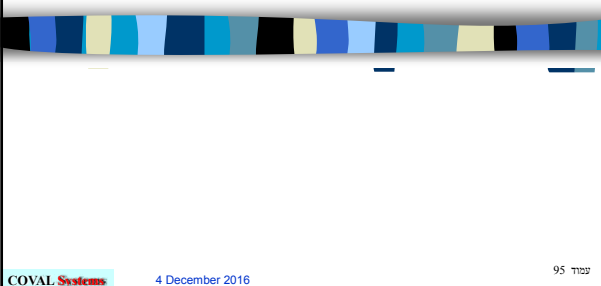
Multilevel Feedback-Queue Scheduling



דוגמא: זימון ב-Windows NT

- שימוש בתורים לפי עדיפות
 - 32 תורים (dispatcher ready queues)
 - Real time priority (עדיפויות 16-31)
 - Variable priority (עדיפויות 1-15)
 - 0 עדיפות (שמורה למערכת)
 - מדיניות Round Robin
 - על התור העדיף ביותר שאינו ריק
 - העדיפות יורדת אם נצרך כל ה-quantum
 - העדיפות עולה אם תהליך עובר מ-wait ל-ready
 - העדיפות נקבעת ע"פ סוג הק"פ $[I/O]$.
 - ק"פ $[I/O]$ מהמקלדת מקנה עדיפות גבוהה
- COVAL Systems 4 December 2016
- עמוד 94

חוטים Threads



נושאים

- הגדרות
 - חוטים
 - חוטים לעומת תהליכים
 - תמיכת מערכת ההפעלה בחוטים
 - דוגמאות
 - Mach
 - Windows NT
- COVAL Systems 4 December 2016
- עמוד 96

מוטיבציה

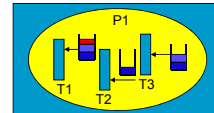
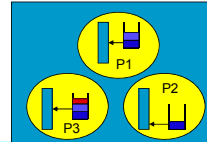
- תהליכים דורשים משאבי מערכת רבים
 - מרחב כתובות, גישה לקלט/פלט (File Table), וכו'
- זימון תהליכים הינו פעולה כבדה
 - החלפת מצב/הקשר במעבד
- ...אך הרבה משימות הן בעלות אופי "מקבילי"
 - תהליך שרת, פעולות מתימטיות, וכו'

COVAL Systems 4 December 2016

עמוד 97

הגדרה

- **Thread:** זרם ביצוע סדרתי - A sequential execution stream
- **Address space:** נתחי זיכרון כל מה שצריך כדי להפעיל תוכנית
Chunks of memory and everything needed to run a program
- **Process:** מרחב הכתובות + חוט + thread(s) - An address space + thread(s)
- **Two types of threads**
 - Kernel threads
 - User-level threads

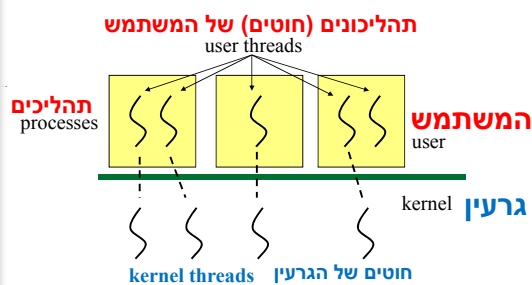


COVAL Systems 4 December 2016

עמוד 98

המתזמן מקיר רק את חוטי הגרעין

OS scheduler only knows about kernel threads

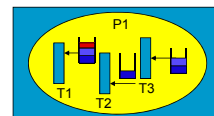
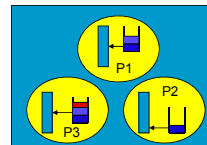
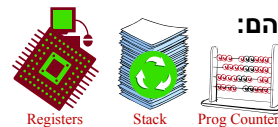


COVAL Systems 4 December 2016

עמוד 99

הגדרה

- חוט הינו יחידת ביצוע (בקה) נפרדת בתוך תהליך
- המשאבים הדרושים הם:
 - Program Counter – מחסנית
 - רגיסטרים



COVAL Systems 4 December 2016

עמוד 100

חוסים לעומת תהליכים

חוט	תהליך
☐	☐ Program Counter
☐	☐ Registers
☐	☐ Execution Stack
☐	☐ Address Space
☐	☐ Open Files
☐	☐ File position
☐	☐ ערך כתובת וירטואלית
☐	☐ ערך כתובת פיזית
☐	☐ מנעול

COVAL Systems 4 December 2016

עמוד 101

חוסים לעומת תהליכים

חוט	תהליך
☒	☒ Program Counter
☒	☒ Registers
☒	☒ Execution Stack
☐	☒ Address Space
☐	☒ Open Files
☐	☒ File position
☐	☒ ערך כתובת וירטואלית
☐	☒ ערך כתובת פיזית
☐	☒ מנעול

COVAL Systems 4 December 2016

עמוד 102

דוגמא: שרת קבצים

תהליך מקבל בקשות

- קריאה (כתיבה)
- זיהוי קובץ
- מיקום בקובץ
- אורך
- חוצץ (Buffer)

התהליך מחזיר

- סטטוס (הצלחה/כישלון)
- אורך (קריאה/כתיבה בפועל)
- מחרוזת תווים (במקרה של קריאה)

COVAL Systems 4 December 2016 עמוד 103

דוגמא: שרת קבצים

תהליך עם חוט בקרה יחיד

```

do forever
  get request;
  execute request;
  return results;
end;

```

המימוש

- פשוט
- חסרונות
- ניצול משאבים, למשל בהמתנה ל-קלט/פלט

יתרונות

- ניתן ליעל ע"י ביצוע ק"פ (קלט/פלט) אסינכרוני וטיפול במספר בקשות בו זמנית

COVAL Systems 4 December 2016 עמוד 104

דוגמא: שרת קבצים - ריבוי חוטים

מימוש

- חוט מנהל אחד
 - מקבל בקשה
 - מעביר את הבקשה לביצוע ע"י אחד מחוטי העבודה
- חוטי עבודה
 - מבצע את הבקשה
 - מחזיר תשובה

יתרונות

- תפוקה גבוהה יותר

חסרונות

- תכנות מורכב יותר

COVAL Systems 4 December 2016 עמוד 105

יתרונות

יצירת חוט יעילה (קלה) יותר

- דרושה רק יצירת Thread Control Block והקצאת מחסנית

ניצול טוב יותר של משאבים

- למשל, במערכות מרובות מעבדים

תקשורת נוחה יותר בין חוטים השייכים לאותו תהליך

- זיכרון משותף

תכנות מובנה יותר

COVAL Systems 4 December 2016 עמוד 106

חסרונות

חסר הגנה בין חוטים באותו תהליך

חוט עלול לדרוס את המחסנית של חוט אחר

COVAL Systems 4 December 2016 עמוד 107

חוט משתמש לעומת חוטי מערכת

חוט משתמש (user threads)

- מוגדרים ע"י סביבת התכנות (לא מוכרים ע"י מערכת ההפעלה)
- יעילים יותר
 - לא דורשים קריאות מערכת
 - לא מתבצעת החלפת הקשר
- מה קורה כאשר חוט נחסם?

חוט גרעין (kernel threads)

- מוגדרים ע"י מערכת ההפעלה

מבט היסטורי

- מערכות עברו מתמיכה בחוט יחיד (single threaded) לתמיכה בחוטי משתמש (ללא שינויים במערכת ההפעלה), לתמיכה בחוטי גרעין

COVAL Systems 4 December 2016 עמוד 108

איפיון מערכות הפעלה

הרבה מרחבי כתובות	מרחב כתובות יחיד	
Unix (traditional)	DOS, MacOS (<8)	חוט יחיד בכל מרחב כתובות
Linux, Mach, Solaris, Windows NT	Embedded Systems (מערכות קבועות)	מספר חוטים בכל מרחב כתובות

COVAL Systems 4 December 2016

עמוד 109

שירותי תמיכה בחוטים



יצירה והריסת חוטים, לדוגמא

- `thread_create(char *stack)`
- `thread_exit(...)`, `thread_join(...)`, `thread_kill(...)`

מנגנוני סנכרון

- למשל עבור תיאום בגישה לזיכרון משותף

מבני נתונים פנימיים

- Thread Control Block – Program Counter, stack, registers •

COVAL Systems 4 December 2016

עמוד 110

דוגמא: Remote Procedure Call

Remote Procedure Call (RPC) מדמה את מנגנון קריאה לפרוצדורה

- בהבדל שהפרוצדורה הקוראת והנקראת רצות (אולי) במכונות שונות
- המנגנון מסתיר את העברת הפרמטרים והתוצאות
- RPC היא גם הפשטה נוחה לתקשורת בין תהליכים (או חוטים) על אותה מכונה

COVAL Systems 4 December 2016

עמוד 111

דוגמא: Remote Procedure Call פרטי מימוש

תהליך קורא

- אורז את ה-input parameters, שולח אותם לתהליך השרת, בתוספת זיהוי הפונקציה המבוקשת ונחסם

תהליך נקרא

- פותח את ה-input parameters
- קורא לפרוצדורה (הלוקלית) לביצוע הבקשה
- אורז את ה-output parameters, ושולח אותם חזרה
- מחכה לבקשה הבאה

תהליך קורא

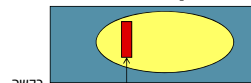
- פותח את ה-output parameters
- חוזר

COVAL Systems 4 December 2016

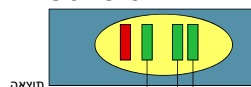
עמוד 112

דוגמא: Remote Procedure Call מימוש באמצעות pop-up threads

בהתחלה, בתהליך השרת יש חוט יחיד



- כאשר מתקבלת בקשה, החוט מקבל את הפרמטרים ומייצר חוט שמטפל בבקשה



COVAL Systems 4 December 2016

עמוד 113

Mach מערכת הפעלה מבוססת הודעות

היחידה הבסיסית: משימה (task)

- יכולה להכיל מספר חוטים

מנגנון בסיסי לתקשורת: תיבות דואר (ports)

- תקשורת בין חוטים
- תקשורת מ-/למערכת ההפעלה

משימה נוצרת עם שתי תיבות דואר

- Kernel mailbox מהתהליך למערכת ההפעלה
- Notify mailbox להעברת signals ממערכת ההפעלה

COVAL Systems 4 December 2016

עמוד 114

Mach הודעות

- קריאות מערכת לתקשורת באמצעות הודעות
msg_send, msg_receive, msg_rpc, port_allocate –
- הודעה מכילה
 - Header – אורך ההודעה, תיבות מקור ויעד
 - תוכן ההודעה (שדות עם type) באורך משתנה
- אם תיבת הדואר מלאה
 - החוט ממתין עד שיתפנה מקום, או
 - החוט ממתין עד חסם (time-out) מסוים
 - Caching של ההודעה
- Mach ממפה (לא מעתיקה) את ההודעה ממרחב התהליך השולח למרחב התהליך המקבל
 - Copy-on-write – אם אחד התהליכים משנה את תוכן ההודעה, ההודעה מועתקת

COVAL Systems 4 December 2016

עמוד 115

Windows NT

- היחידה הבסיסית הינה תהליך
 - תהליך יכול להכיל כמה חוטים – kernel threads
 - חוט יכול להכיל כמה סיבים (fibers) – user threads
 - זימון נעשה ברמת חוטים
 - תהליך מגדיר בעיקר את מרחב הזיכרון
- תקשורת בין חוטים
 - באמצעות pipes ותיבות דואר

COVAL Systems 4 December 2016

עמוד 116

Windows NT תקשורת

- חוט נוצר עם message queue
 - לקבלת הודעות מחוטים אחרים (כולל מעצמו)
- מבנה הודעה
 - שדה סוג (32 bits)
 - שדה נתונים (64 bits)
- קריאות
 - חוסמות / לא חוסמות לשליחת או קבלת הודעות

COVAL Systems 4 December 2016

עמוד 117

תיאום בין תהליכים: יסודות

- דוגמאות לבעיות תיאום
- הגדרות: קטע קריטי, מנעולים
- אלגוריתם קופת-חולים

COVAL Systems 4 December 2016

עמוד 118

תיאום

- תהליכים משתפים פעולה:
 - גישה למשאבים משותפים, למשל זיכרון משותף (בעיקר חוטים).
 - העברת נתונים מתהליך אחד לשני דרך התקן משותף.
- חייבים לתאם את השיתוף:
 - מניחים שביצוע התהליכים משולב באופן שרירותי.
 - למתנת האפליקציה אין שליטה על זימון התהליכים.
 - שימוש במנגנוני תיאום (synchronization).

COVAL Systems 4 December 2016 119

עמוד 119

דוגמא: בנק הפועלים

- מימשנו פונקציה למשיכת כסף מחשבון בנק.

```
int withdraw( account, amount) {  
    balance = get_balance( account );  
    balance -= amount;  
    put_balance( account, balance);  
    return balance;  
}
```

- בחשבון יש \$50000, ושני בעלי החשבון ניגשים לכספומטים שונים ומושכים \$30000 ו-\$20000 בו-זמנית.

COVAL Systems 120

בנק הפועלים: אין כסף?

■ תהליך נפרד מבצע כל פעולת משיכה (על אותו מעבד)

```
balance = get_balance(account);
balance -= amount; // 50K-30K
put_balance(account, balance);
return balance; // = 20K
```

```
balance = get_balance(account);
balance -= amount; // 20K-20K
put_balance(account, balance);
return balance; // = 0
```

בחשבון \$0....



COVAL Systems 121

בנק הפועלים: יש כסף!

■ תהליך נפרד מבצע כל פעולת משיכה (על אותו מעבד).

```
balance = get_balance(account);
balance -= amount; // 50K-30K
```

```
balance = get_balance(account);
balance -= amount; // 50K-20K
put_balance(account, balance);
return balance; // = 30K
```

```
put_balance(account, balance);
return balance; // = 20K
```

מי שמח עכשיו?



COVAL Systems 122

עוד דוגמא

■ שני חוטים מבצעים אותו קוד
■ החלפת חוטים אפשרית בכל מקום

```
shared in, out

procedure echo();
  read(in, keyboard);
  out = in;
  write(out, screen);
end echo
```

race condition (מצב מרוץ)
תוצאת הריצה אינה צפויה.



COVAL Systems 123

יותר מידי חלב!

עמיר:

שעה	סינן
3:00	מסתכלת במקרר
3:05	הולכת לסופר
3:10	קונה חלב
3:15	חוזרת הביתה
3:20	מכניסה חלב למקרר
3:25	מכניס חלב למקרר




COVAL Systems 124

פתרון 1

להשאיר פתק לפני שהולכים לסופר

```
if (no milk) then
  if (no note) then
    leave note
    buy milk
    remove note
```

COVAL Systems 125

בעיה עם פתרון 1

```
if (no milk) then
  if (no note) then
```

```
leave note
buy milk
remove note
```

```
if (no milk) then
  if (no note) then
    leave note
    buy milk
    remove note
```

פעמיים חלב!

COVAL Systems 126

פיתרון 2

משאירים פתקה לפני שבודקים את המקרר:

Thread A:

```

leave note A
if (no note B) then
  if (no milk) then
    buy milk
  remove note A
        
```

Thread B:

```

leave note B
if (no note A) then
  if (no milk) then
    buy milk
  remove note B
        
```

COVAL Systems 127

בעיה עם פתרון 2

```

leave note A
if (no note B) then
  remove note A
        
```

```

leave note B
if (no note A) then
  remove note B
        
```

אין חלב!

COVAL Systems 128

פיתרון 3 😊

לא סימטרי

Thread A:

```

leave note A
while (note B) do nop
if (no milk) then
  buy milk
  remove note A
        
```

Thread B:

```

leave note B
if (no note A) then
  if (no milk) then
    buy milk
  remove note B
        
```

אם שניהם משאירים פתק בו זמנית (race condition), **A יקנה חלב!**

– לא הוגן

רק לשני תהליכים ☹️

COVAL Systems 129

לב הבעיה

- שני תהליכים נגשים בו-זמנית לאותו משאב, ללא תיאום.
 - למשל, בגישה למשתנים גלובליים.
 - התוצאה אינה צפויה.
- מנגנון לשליטה בגישות מקבילות למשאבים משותפים.
 - כך שנוכל לחזות באופן דטרמיניסטי את התוצאות.
- לכל מבנה נתונים של מערכת הפעלה (וגם להרבה תוכניות משתמש מרובות-חוטיות).
 - Buffers, queues, lists, hash tables

COVAL Systems 130

You'd dalet 8 28 nov 2016

קטע קריטי

הקוד שניגש למשאב המשותף מכונה קטע קריטי

```

graph TD
    A[שארית הקוד] --> B[קטע קריטי]
    B --> A
        
```

שימו לב: לא בהכרח אותו קוד לכלל החוטים

– חוט אחד מגדיל מונה וחוט שני מקטין אותו.

COVAL Systems 131

קטע קריטי

הקוד שניגש למשאב המשותף מכונה קטע קריטי

עוטפים אותו בקוד כניסה וקוד יציאה (של הקטע הקריטי).

```

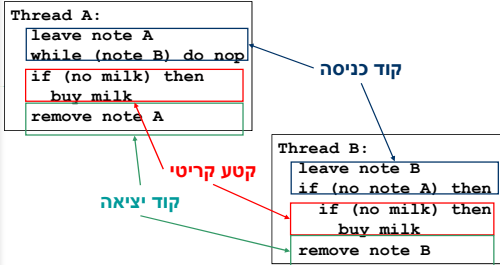
שארית הקוד
↓
כניסה (entry)
↓
קטע קריטי
↓
יציאה (exit)
        
```

רוצים להבטיח אטומיות – Atomicity (ערכות גרעינית)

- בביצוע סדרת פקודות ע"י חוט אחד, חוטים אחרים אינם יכולים לראות תוצאות חלקיות
- ניתן להשיג בעזרת מנגנון של מניעה הדדית

COVAL Systems 132

באלגוריתם לבעיית החלב



COVAL Systems 133

תכונות רצויות

מניעה הדדית: חוטים לא מבצעים בו-זמנית את הקטע הקריטי. (mutual exclusion)

- חוטים מעוניינים מחכים בקטע הכניסה.
- כאשר החוט הנוכחי יוצא מהקטע הקריטי, יכולים להיכנס.

MUTual Exclusion (MUTEX)

שיטה של סנכרון גישות מרובות למקורות מידע משותפים ע"י מנגנון "lock-unlock" הנועל ופותח לסירוגין את הגישה לתכנית אחת בלבד.

COVAL Systems 134

תכונות רצויות

מניעה הדדית: חוטים לא מבצעים בו-זמנית את הקטע הקריטי. (mutual exclusion)

התקדמות: אם יש חוטים שרוצים לבצע את הקטע הקריטי, חוט כלשהו יצליח להיכנס. (no deadlock, אין קיפאון)
אם חוט אחר נמצא בתוך הקטע הקריטי.

COVAL Systems 135

תכונות רצויות...המשך

מניעה הדדית: חוטים לא מבצעים בו-זמנית את הקטע הקריטי. (mutual exclusion)
התקדמות: אם יש חוטים שרוצים לבצע את הקטע הקריטי, חוט כלשהו יצליח להיכנס. (no deadlock, אין קיפאון)

הוגנות: אם יש חוט שרוצה לבצע את הקטע הקריטי, לבסוף יצליח. 3 סוגים:

- **no starvation** (אין הרעבה) – החוט מתישהו יצליח
- אבל אפשר לעקוף אותו מספר פעמים לא חסום
- **bounded waiting** – ניתן לעקוף את החוט בכניסה לקטע הקריטי מספר פעמים חסום
- **FIFO** – החוטים ייכנסו לקטע הקריטי לפי סדר הבקשות

COVAL Systems 136

מנעולים (locks)



אבסטרקציה אשר מבטיחה גישה בלעדית למידע באמצעות שתי פונקציות:

- **acquire (lock)** – נחסם בהמתנה עד שמתפנה המנעול.
- **release (lock)** – משחרר את המנעול.



acquire | release מופיעים בזוגות:

- אחרי **acquire** החוט מחזיק במנעול.
- רק חוט אחד מחזיק את המנעול (בכל נקודת זמן).
- יכול לבצע את הקטע הקריטי.

COVAL Systems 137

דוגמה לשימוש במנעולים

בחזרה לפונקציה למשיכת כסף מחשבון בנק.

```
int withdraw( account, amount) {
    acquire ( lock );
    balance = get_balance( account );
    balance -= amount;
    put_balance( account, balance);
    release ( lock );
    return balance;
}
```

קטע קריטי



COVAL Systems 138

מימוש מנעולים

- אם היו לנו מנעולים, היה נפלא...
- אבל מימוש מנעול מכיל קטע קריטי:



- קרא מנעול
- אם מנעול פנוי, אז
- כתוב שהמנעול תפוס.

COVAL Systems 140

המשך הדוגמא

```
acquire(lock);
balance = get_balance(account);
balance -= amount; // 50K-25K
acquire(lock);

put_balance(account, balance);
release(lock);

balance = get_balance(account);
balance -= amount; // 25K-25K
put_balance(account, balance);
release(lock);

return balance; // = 0
return balance; // = 25K
```

- שני תהליכים מבצעים את פעולת המשיכה

- מה קורה כשהאדום מבקש את המנעול?

- מדוע ה return מחוץ לקטע הקריטי?
- האם זה נכון?



COVAL Systems 139

אלגוריתם קופת-חולים



- ידוע כאלגוריתם המאפיה (bakery) [Lamport, 1978]



- שימוש במספרים:

- חוט נכנס לזנב מספר.
- חוט ממתין שמספרו הקטן ביותר נכנס לקטע הקריטי.

COVAL Systems 4 December 2016

עמוד 142

דרכים לממש מנעולים



- פתרונות תוכנה:

- אלגוריתמים.
- מבוססים על לולאות המתנה (busy wait).

- שימוש במנגנוני חומרה:

- פקודות מיוחדות שמבטיחות מניעה הדדית.
- לא תמיד מבטיחות התקדמות.
- לא מובטחת הגנות.

- תמיכה ממערכת ההפעלה:

- מבני נתונים ופעולות שמהם ניתן לבנות מנגנונים מסובכים יותר.
- בדרך-כלל, מסתמכים על מנגנוני חומרה.

COVAL Systems 141

חלוקת מספרים: ניסיון 1

```
Thread i:
initially number[i]=0
number[i]=max{number[1], ..., number[n]}+1;
for all j≠i do
wait until number[j]=0 or (number[j]>number[i])
critical section
number[i]=0 // Exit critical section
```



- חוט i ו-j קוראים את המערך בו זמנית
- בחרים את אותו מספר

קיפאון!

COVAL Systems 4 December 2016

עמוד 143

חלוקת מספרים: שבירת סימטריה: ניסיון

```
Thread i:
initially number[i]=0
number[i]=max{number[1], ..., number[n]}+1;
for all j≠i do
wait until number[j]=0 or
((number[j],j)>(number[i],i)) // לקסיקוגרפי
critical section
number[i]=0
```

- משתמשים במספר החוט (thread id).

COVAL Systems 144

סדר לקסיקוגרפי = סדר אלפביתי

בעיה עם האלגוריתם המתוקן

```
Thread 1:
number[1]=0
read{number[1],...,number[n]}

Thread 2:
number[2]=0
number[2]=max{number[1],...,number[n]}+1 // =1
wait until number[1]=0 or ...
critical section

number[1]=1
wait until number[2]=0
or (number[2],2)>(number[1],1)
critical section
```

אין מניעה הדדית!

COVAL Systems 145

חלוקת מספרים: ניסיון 3

מחכה שכל החוטים ב-entry יבחרו מספרים

```
Thread i:
initially number[i]=0;
choosing[i]=true;
number[i]=max{number[1],...,number[n]}+1;
choosing[i]=false;
for all j≠i do
    wait until choosing[j]=false;
for all j≠i do
    wait until number[j]=0 or
        ((number[j],j)>(number[i],i));
critical section
number[i]=0 // Exit critical section
```

COVAL Systems 146

נכונות האלגוריתם

- ✓ מבטיח מניעה הדדית.
- ✓ הוגן (אין הרעבה), כניסה לקטע הקריטי (פחות או יותר) לפי סדר הגעה.
- ✗ מסורבל
 - הרבה פעולות, הרבה משתנים
 - פונקציה של מספר החוטים
 - מבוסס על לולאות המתנה (busy wait)

דרכים אחרות לתיאום בין חוטים / תהליכים...
עזרה מהחומרה.

COVAL Systems 147

תיאום בין תהליכים: שיטות מתקדמות

- שימוש בחומרה למימוש מנעולים
- מנגנוני מערכת הפעלה לתיאום:
- סמפורים, משתני תנאי

COVAL Systems

148

מימוש מנעולים: חסימת פסיקות

```
lock_acquire(L):
    disableInterrupts()
    while L≠FREE do
        enableInterrupts()
        disableInterrupts()
    L = BUSY
    enableInterrupts()

lock_release(L):
    L = FREE
```

חסימת פסיקות מונעת החלפת חוטים ומבטיחה פעולה אטומית על המנעול

למה מאפשרים פסיקות בתוך הלולאה?

queue lock: מונע busy wait באמצעות ניהול תור של החוטים המחכים...

COVAL Systems 149

חסימת פסיקות?

- בעיות במערכת עם מעבד יחיד:
 - תוכנית מתרסקת כאשר הפסיקות חסומות.
 - פסיקות חשובות הולכות לאיבוד.
 - עיכוב בטיפול בפסיקות I/O גורם להרעת ביצועים.
- במערכות עם כמה מעבדים, לא די בחסימת פסיקות.
 - לא ניתן לחסום פסיקות של מעבדים אחרים
 - חוטים יכולים לרוץ בו-זמנית (על מעבדים שונים)

COVAL Systems 150

תמיכת חומרה במנעולים

test&set(boolvar)
 - כתוב ל- boolvar
 והחזר ערך קודם

lock_acquire(L):
 while test&set(L)
 do nop

lock_release(L):
 L = false

- L = false - מנעול פנוי
 - L = true - מנעול תפוס

COVAL Systems 151

תמיכת חומרה מתקדמת

compare&swap(mem, R₁, R₂)
 - אם בכתובת הזיכרון mem ערך זהה לרגיסטר R₁, כתוב את הערך
 אשר ברגיסטר R₂ והחזר הצלחה
 - אחרת החזר כישלון
ממומש בארכיטקטורות IA32

load-linked / store conditional
 - LL(mem) - קרא את הערך בכתובת הזיכרון mem.
 - SC(mem, val) - אם לא היתה כתיבה ל-mem מאז ה- LL(mem)
 האחרון של, כתוב ערך val ל-mem והחזר הצלחה (אחרת כשלון)
ממומש בהרבה ארכיטקטורות
 HP's Alpha, IBM's PowerPC, MIPS4000 -

COVAL Systems 152

Spinlocks

■ **מימוש מנעול באמצעות busy waiting:**
 - בדוק האם המנעול תפוס (על-ידי גישה למשתנה).
 - אם המנעול תפוס, בדוק שנית.
 - גם בקופת-חולים...
 ■ **מאוד בזבזני.**
 - חוט שמגלה כי המנעול תפוס מבזבז זמן cpu.
 - בזמן הזה החוט שמחזיק במנעול לא יכול להתקדם.

■ **priority inversion:** כאשר לחוט הממתין
 עדיפות גבוהה. ☹

COVAL Systems 153

מנגנוני תיאום גבוהים יותר

■ **לנהל תור של החוטים הממתנים.** ☀
 ■ **נמצא במנגנוני תיאום עיליים:**
 - סמפורים
 - משתני תנאי
 - ... מוניטורים

COVAL Systems 154

סמפור

שני שדות:
 - ערך שלם
 - תור של חוטים /
 תהליכים ממתנים

[Dijkstra, 1968]

Babylon English-Hebrew

semaphore •
 (פ) לאות בדגלים, לסמן בזרועות, לאות
 בסמפור

(ש"ע) איתות-דגלים, סימון בזרועות, סמפור, שיטת
 תקשורת המבוססת על שימוש בדגלים לאיתות
 (לכל אות תנועת דגל מיוחדת); (בתחנת מחשבים)
 דגל המשמש לצמצום גישות למשאבים משותפים
 בסביבת ריבוי משימות (סמל משאב הנמצא
 בשימוש בפני גישת תכניות אחרות)

COVAL Systems 155

פעולות על סמפור

wait(semaphore)
 - מקטין את ערך המונה ב-1
 - ממתנים עד שערכו של
 הסמפור אינו שלילי
 - נקרא גם P(), P()

signal(semaphore)
 - מגדיל את ערך המונה ב-1
 - משחרר את אחד
 הממתנים.
 - נקרא גם V(), V()

Babylon German-English dictionary

Probe (die)
 n. trial, test; trying experience; test period,
 probation, conditional release from jail
 during which a criminal is under
 supervision of a probation officer;
 rehearsal, practice session for a
 performance; assay

Babylon Dutch-English

verhogen
 v. heighten, put up, make higher, raise,
 advance, increase, enhance, send up, lift,
 exalt, augment

COVAL Systems 156

יותר מידי חלב עם סמפורים

קוד זהה לשני החוטים.
סמפור OKToBuyMilk, בהתחלה 1.

```
wait( OKToBuyMilk );
if ( NoMilk ) {
    Buy Milk;    // critical section
}
signal( OKToBuyMilk );
```

אם ערך הסמפור $0 < \leq$ ניתן להכנס לקטע הקריטי.

אם ערך הסמפור $0 \geq \leq$ הסמפור תפוס, וערכו (בערך מוחלט) הוא מספר הממתינים

COVAL Systems 157

סמפור בינארי וסמפור מונה

■ סמפור בינארי

- ערך התחלתי = 1; זה גם הערך המקסימאלי.
- מאפשר גישה בלעדית למשאב (בדומה למנעול).

■ סמפור מונה

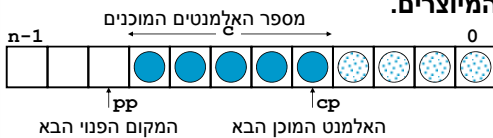
- ערך התחלתי $0 < N$.
- שולט על משאב עם N עותקים זהים.
- חוט יכול לעבור wait() בסמפור כל עוד יש עותק פנוי של המשאב.

COVAL Systems 158

דוגמה: בעיית יצרן / צרכן

- שני חוטים רצים באותו מרחב זיכרון
- היצרן מייצר אלמנטים לטיפול (למשל, משימות)
 - הצרכן מטפל באלמנטים (למשל, מבצע את המשימות)

מערכת חסום (מעגלי) מכיל את העצמים המיוצרים.



COVAL Systems 159

פתרון לבעיית יצרן / צרכן?

global variable
int c = 0;

Producer:
repeat
wait until (c < n);
buff[pp] = new item;
pp = (pp+1) mod n;
c = c + 1;
until false;

Consumer:
repeat
wait until (c ≥ 1);
consume buff[cp];
cp = (cp+1) mod n;
c = c - 1;
until false;

ואם ניגשים בו-זמנית ל-c???

COVAL Systems 160

יצרן / צרכן עם סמפורים

semaphore freeSpace,
initially n
Semaphore availItems,
initially 0

מספר המקומות הפנויים
מספר האיברים המוכנים

```

Producer:
repeat
    wait( freeSpace );
    buff[pp] = new item;
    pp = (pp+1) mod n;
    signal( availItems );
until false;

Consumer:
repeat
    wait( availItems );
    consume buff[cp];
    cp = (cp+1) mod n;
    signal( freeSpace );
until false;
```

COVAL Systems 161

דוגמה: קוראים/כותבים



חוטים קוראים וחוטים כותבים

- מספר חוטים יכולים לקרוא בו-זמנית.
- כאשר חוט כותב, אסור שחוטים אחרים יכתבו ו/או יקראו.

	Reader	Writer
Reader	✓	✗
Writer	✗	✗

טבלת גישה

COVAL Systems 4 December 2016

עמוד 162

קוראים / כותבים עם סמפורים



```

int r = 0;
semaphore sRead,
initially 1
semaphore sWrite,
initially 1

Writer:
wait(sWrite)
[Write]
signal(sWrite)

```

מונה מספר הקוראים
מגן על מונה מספר הקוראים
מניעה הדדית בין קוראים לבין כותבים
(ובין כותבים לעצמם)

```

Reader:
wait(sRead)
r:=r+1
if r=1 then
wait(sWrite)
signal(sRead)
[Read]
wait(sRead)
r:=r-1
if r=0 then
signal(sWrite)
signal(sRead)

```




COVAL Systems 163

מימוש (תיאורטי) של סמפורים?

```

struct semaphore_t {
int value;
queue waitQ;
}

void signal(semaphore_t *s){
s->value++;
if (s->value <= 0){
P = deQ( &s->waitQ);
wakeup(P) }
}

void wait(semaphore_t *s){
s->value--;
if (s->value < 0){
enQ(self, &s->waitQ);
block }
}

```

COVAL Systems 164

מימוש של סמפורים: תיקון

```

struct semaphore_t {
int value;
queue waitQ;
lock_t l;
}

void wait(semaphore_t *s){
lock(&s->l);
s->value--;
if (s->value < 0){
enQ(self, &s->waitQ);
unlock(&s->l);
block }
else unlock(&s->l);
}

void signal(semaphore_t *s){
lock(&s->l);
s->value++;
if (s->value <= 0){
P = deQ( &s->waitQ);
wakeup(P) }
unlock(&s->l);
}

```

COVAL Systems 165

היה busy-waiting ?

- עדיין יש נעילה: על הגישה לתור השייך לסמפור
- ול
- עדיין יש busy waiting...

אבל הקטע הקריטי קצר:

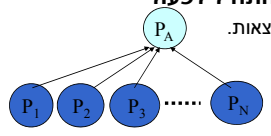
- רק לשים / להוריד אלמנט מתור.
- אפשר לתכנת כך שתהיה עבודה בזמן-בטיחות בשני הקצוות של תור לא-ריק.

⇐ ההשלכות של busy-waiting מוקטנות.

COVAL Systems 4 December 2016 עמוד 166

גרף תלויות

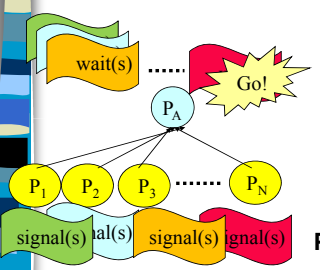
- תהליכים $P_1 \dots P_N$ מבצעים חישוב
- תהליך P_A ממתין לתוצאות כל החישובים לפני שיוכל להתחיל לפעול
- P_A מחשב את ממוצע התוצאות.



- כיצד ניתן להבטיח ש P_A יתחיל לפעול רק לאחר שכל האחרים יסיימו?
- סדר הסיום לא ידוע מראש.

COVAL Systems 4 December 2016 עמוד 167

ייצוג גרף תלויות עם סמפורים

- תהליך P_A ממתין על-פי מספר התהליכים בהם הוא תלוי.
- תהליך שמסיים מבצע $signal$.
- האם האלגוריתם יעבוד גם אם P_i כלשהו יסיים ויבצע $signal$ לפני ש P_A קרא ל- $wait$?

COVAL Systems 4 December 2016 עמוד 168

גרפי תלויות אחרים

לפעמים המצב הוא הפוך.

N – תהליכים ממתינים לתהליך אחד לפני שיוכלו להתחיל לפעול.

ייתכנו גם מצבים מורכבים בהרבה.

– לא תמיד מספיק סמפור בודד.

COVAL Systems 4 December 2016 עמוד 169

חסרונות של סמפורים

לא מפרידים:

- נעילה.
- המתנה.
- ניהול משאבים.

סמפורים אינם מספקים אבסטרקציה טובה

- קשר בין המנעול לבין המבנה המוגן על ידו אינו ברור מאליו

רעיון מודרני יותר: נקודות מפגש במשתני תנאי...

COVAL Systems 4 December 2016 עמוד 170

פעולות על משתני תנאי

wait(cond,&lock) –

- שחרר את המנעול (חייב להחזיק בו).
- המתן לפעולת signal.
- המתן למנעול (כשחוזר מחזיק במנעול).

signal(cond) –

- הער את אחד הממתינים ל cond, אשר עובר להמתין למנעול.
- הולך לאיבוד אם אין ממתינים.

broadcast(cond) –

- הער את כל התהליכים הממתינים.
- עוברים להמתין למנעול.
- הולך לאיבוד אם אין ממתינים.

משתני תנאי: הערות

- כאשר תהליך מקבל signal הוא אינו מקבל את המנעול באופן אוטומטי, ועדיין צריך לחכות להשגתו – mesa-style (ולכן החוט המוער חייב לבדוק את התנאי מחדש)
- משתני תנאי הולכים נפלא עם מנעולים.**
- wait(cond,&lock) קודם משחררת את המנעול lock.
- בניגוד לסמפורים, signal לא זוכר היסטוריה.**
- signal(cond) הולך לאיבוד אם אין ממתינים על cond.

COVAL Systems 171

משתני תנאי: הערות

משתני תנאי: הערות

- כאשר תהליך מקבל signal הוא אינו מקבל את המנעול באופן אוטומטי, ועדיין צריך לחכות להשגתו – mesa-style (ולכן החוט המוער חייב לבדוק את התנאי מחדש)
- משתני תנאי הולכים נפלא עם מנעולים.**
- wait(cond,&lock) קודם משחררת את המנעול lock.
- בניגוד לסמפורים, signal לא זוכר היסטוריה.**
- signal(cond) הולך לאיבוד אם אין ממתינים על cond.

דוגמא – מימוש תור

ממתינים כאשר התור ריק.

נעילה להגן על הגישה לנתונים.

קטע קריטי קצר.

משתנה תנאי מאפשר לחכות עד שיתווסף איבר לתור, מבלי לבצע busy-wait.

למה צריך while?

COVAL Systems 172

דוגמא – מימוש תור

```
lock QLock ;
condition notEmpty;

Enqueue (item):
lock_acquire( QLock)
put item on queue
signal(notEmpty)
lock_release( QLock)

Dequeue (item):
lock_acquire( QLock)
while queue empty
wait(notEmpty, &QLock)
remove item from queue
lock_release( QLock)
```

משתני תנאי: הערות

- כאשר תהליך מקבל signal הוא אינו מקבל את המנעול באופן אוטומטי, ועדיין צריך לחכות להשגתו – mesa-style (ולכן החוט המוער חייב לבדוק את התנאי מחדש)
- משתני תנאי הולכים נפלא עם מנעולים.**
- wait(cond,&lock) קודם משחררת את המנעול lock.
- בניגוד לסמפורים, signal לא זוכר היסטוריה.**
- signal(cond) הולך לאיבוד אם אין ממתינים על cond.

COVAL Systems 173

יצרן / צרכן עם משתני תנאי

```
condition not_full,
not_empty;
lock bLock;

producer:
lock_acquire( bLock );
while (buffer is full)
wait(not_full, &bLock);
add item to buffer ;
signal(not_empty);
lock_release( bLock );

consumer:
lock_acquire( bLock );
while (buffer is empty)
wait(not_empty, &bLock);
get item from buffer
signal(not_full);
lock_release( bLock );
```

משתני תנאי: הערות

- כאשר תהליך מקבל signal הוא אינו מקבל את המנעול באופן אוטומטי, ועדיין צריך לחכות להשגתו – mesa-style (ולכן החוט המוער חייב לבדוק את התנאי מחדש)
- משתני תנאי הולכים נפלא עם מנעולים.**
- wait(cond,&lock) קודם משחררת את המנעול lock.
- בניגוד לסמפורים, signal לא זוכר היסטוריה.**
- signal(cond) הולך לאיבוד אם אין ממתינים על cond.

COVAL Systems 174

משתני תנאי + מנעול $\cong$ מוניטור

■ ההקשר המקורי של משתני תנאי [C.A.R. Hoare, 1974]

■ אובייקט (במובן של שפת-תכנות object-oriented), הכולל פרוצדורת אתחול וגישה.

- הגישה לאובייקט מקנה שליטה במנעול (באופן לא-מפורש)
- שליחת signal משחררת את המנעול ומעבירה את השליטה בו למקבל ה signal.

נתמך בכמה שפות-תכנות מודרניות (ובראשן, Java וכל השפות בפלטפורמת .NET. כגון C#, Visual Basic).

מנגנוני תיאום ב POSIX

■ אובייקטים לתיאום

- נמצאים בזיכרון המשותף.
- נגישים לחוטים של תהליכים שונים.

■ mutex locks (`pthread_mutex_t`)

- יצירה, השמדה: `init`, `destroy`
- `lock`, `unlock`, `trylock`

■ condition variables (`pthread_cond_t`)

- יצירה, השמדה: `init`, `destroy`
- `wait`, `signal`, `broadcast`

מנגנוני תיאום ב-Windows NT

■ כל רכיב במערכת ההפעלה הוא אובייקט תיאום

- ניתן להמתין ו/או לשחרר

■ אובייקטים מיוחדים

- mutex – מנעול הוגן
- event – משתנה תנאי (עם אפשרות ל-broadcast כדי להעיר את כל הממתנים)
- semaphore – סמפור מונה, לא הוגן
- critical section – light-weight mutex המיועד לחוטים באותו תהליך

קיפאון Deadlock

נושאים

■ בעיית הקיפאון

- דוגמא
- תנאים לקיפאון

■ טיפול בקיפאון

- מניעה, זיהוי, התחמקות
- אלגוריתמים למניעה והתחמקות

דוגמא – הפילוסופים הסועדים

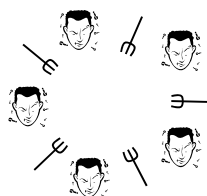
■ פיתרון נאיבי בעזרת סמפורים

- נקצה סמפור `fork[i]` לכל מזלג
- `p(fork[i-1]); p(fork[i]); eat; v(fork[i-1]); v(fork[i]);`

■ בעיה

- כל פילוסוף תופס את המזלג השמאלי בו-זמנית ותקוע בהמתנה לימני

■ קיפאון!



הגדרה

קפאון הוא מצב בו אף אחד מהתהליכים/חוסים במערכת אינו יכול לבצע את הפקודה הבאה בתכנית שלו.

אבחנה: כל אחד מארבעת התנאים הבאים חייב להתקיים כדי שיווצר קיפאון:

COVAL Systems 4 December 2016 עמוד 181

תנאים לקיפאון

1. **מניעה הדדית**
 - ישנם משאבים שרק תהליך אחד יכול לעשות שימוש בהם בו-זמנית
2. **החזק והמתן**
 - ישנו תהליך המחזיק משאב ומחכה למשאב אחר שבשימוש אצל תהליך אחר
3. **לא ניתן להפקיע משאבים**
 - לא ניתן להפקיע משאב מתהליך ללא הסכמתו
4. **המתנה מעגלית**
 - קיימים n תהליכים כך ש- P_i מחכה למשאב המוחזק ע"י $P_{(i+1) \bmod n}$ ($0 \leq i \leq n-1$)

COVAL Systems 4 December 2016 עמוד 182

דרכי התמודדות עם קיפאון

- **מניעה (prevention)**
 - לקבוע מדיניות שתימנע קיפאון
- **התחמקות (avoidance)**
 - להשתמש במידע מוקדם על צרכיו של כל תהליך כדי להראות שלא קורה
- **גילוי והתאוששות (detection and recovery)**
 - מאפשרים למערכת להגיע לקיפאון
 - כאשר זה קורה, המערכת תגלה זאת ותיחלץ מהמצב
- **להתעלם מהבעיה**
 - להניח שהמצב כמעט ואינו קורה...

COVAL Systems 4 December 2016 עמוד 183

מניעת קיפאון – Prevention

1. **מניעה הדדית**
 - למשל, בניית מערכת שבה כל המשאבים ניתנים לשימוש משותף בו-זמנית
2. **החזק והמתן**
 - למשל, לא נאפשר לתהליך להמתין למשאב כאשר הוא מחזיק משאב אחר
3. **לא ניתן להפקיע משאבים**
 - למשל, נאפשר להפקיע משאבים מתהליך שכרגע בהמתנה
4. **המתנה מעגלית**
 - נקבע מדיניות שתמנע המתנה מעגלית

COVAL Systems 4 December 2016 עמוד 184

מניעת קיפאון מניעה המתנה מעגלית

- **נקבע סדר מלא בין המשאבים**
 - $F(\text{tape})=1, F(\text{printer})=2, F(\text{scanner})=3, \dots$
- **תהליכים יבקשו משאבים רק בסדר עולה**
 - תהליך שמחזיק את ה-printer לא יוכל לבקש את ה-tape
- **או... תהליך שמבקש משאב מסדר נמוך חייב לשחרר קודם משאבים מסדר גבוה**

COVAL Systems 4 December 2016 עמוד 185

גרף בקשות-הקצאות

- **נתאר מצב רגעי של מערכת ע"י הגרף המכונה הבא**
 - כל תהליך מתואר כעיגול
 - משאב בעל n עותקים מתואר כמלבן עם n נקודות
 - קשת מתהליך למשאב
 - התהליך ממתיין למשאב
 - קשת (עותק של) משאב לתהליך
 - עותק של המשאב הוקצה לתהליך

COVAL Systems 4 December 2016 עמוד 186

גרף בקשות-הקצאות דוגמא

- P1 מחזיק עותק של R2 ומחכה ל-R1
- P2 מחזיק עותקים של R1 ו-R2 ומחכה ל-R3
- P3 מחזיק עותק של R3

COVAL Systems 4 December 2016 עמוד 187

גילוי קיפאון

- משפט: אם יש קיפאון אזי קיים מעגל מכוון בגרף בקשות-הקצאות
- נובע מתנאי "החזק והמתן" ו-"המתנה מעגלית"
- אבל... קיום מעגל אינו תנאי מספיק לקיפאון!

COVAL Systems 4 December 2016 עמוד 188

גילוי קיפאון עותק יחיד של כל משאב

- משפט: בהנחה שיש עותק יחיד של כל משאב, קיים מעגל מכוון בגרף בקשות-הקצאות אם ורק אם יש קיפאון
- המתנה מעגלית

COVAL Systems 4 December 2016 עמוד 189

גילוי קיפאון - עותק יחיד של כל משאב

- זיהוי מעגל
- S היא קבוצת כל הצמתים ללא קשתות יוצאות
- אלגוריתם
- כל עוד יש קשת $i \rightarrow j$ הנכנסת לצומת j, עבור j כלשהו ב-S
- מחק את הקשת $i \rightarrow j$ מהגרף
- אם i אינו קשתות יוצאות, הוסף את i ל-S
- אם בסוף S לא מכיל את כל הצמתים בגרף, אזי יש מעגל C
- מהו היחס בין הצמתים ב-C ו-S?
- סיבוכיות
- $O(|E|)$ כאשר E היא קבוצת הקשתות

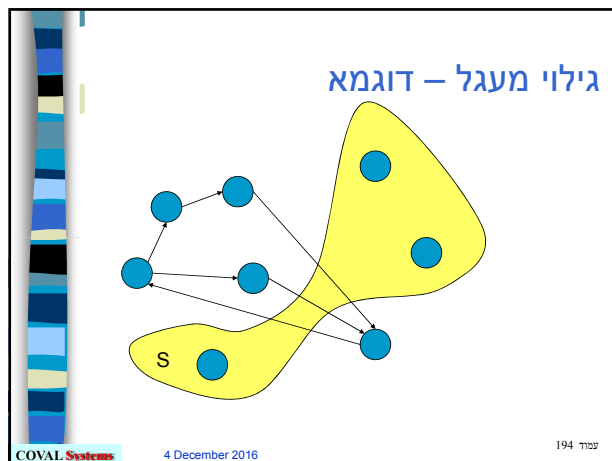
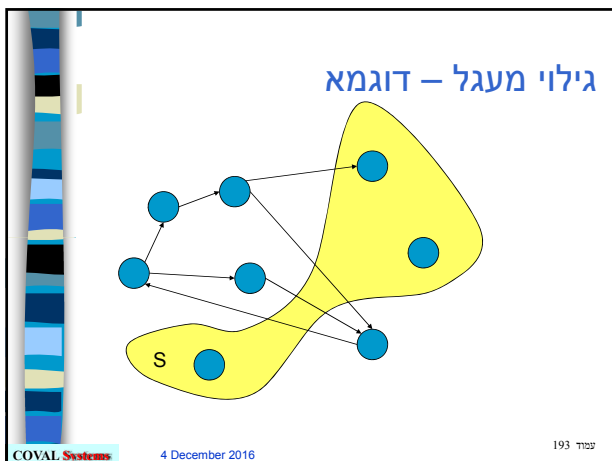
COVAL Systems 4 December 2016 עמוד 190

גילוי מעגל – דוגמא

COVAL Systems 4 December 2016 עמוד 191

גילוי מעגל – דוגמא

COVAL Systems 4 December 2016 עמוד 192

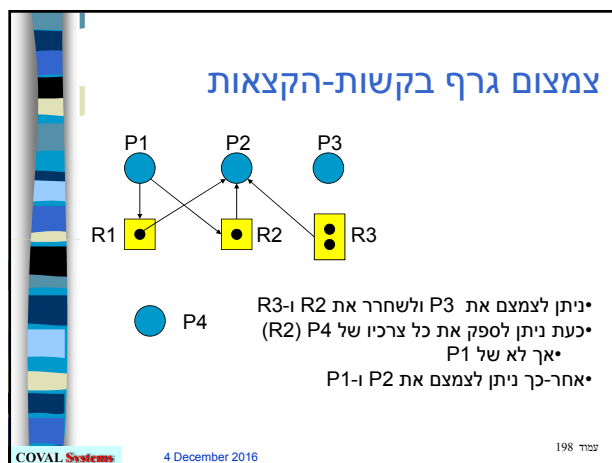
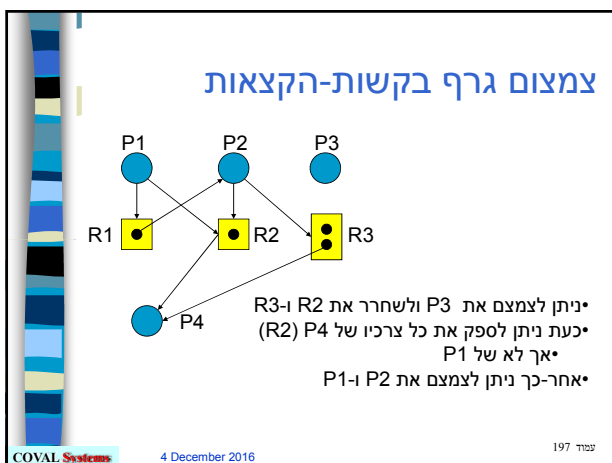
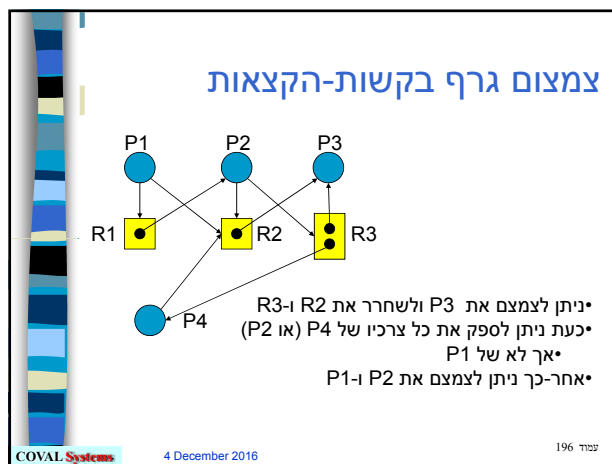


זיהוי קיפאון מספר עותקים מכל משאב

- כפי שראינו, גילוי מעגל אינו תנאי מספיק – דרוש כלי חזק יותר
- פריקות של גרף בקשות-הקצאות
 - ניתן לצמצם צומת/תהליך אם ניתן לספק את כל בקשותיו
 - בעת הצמצום משחררים את כל המשאבים שברשותו
 - גרף הוא פריק אם ניתן לצמצם תהליך כלשהו
 - גרף הוא פריק לחלוטין אם קיימת סדרת צמצומים שבסיומה כל צמתי הגרף מבודדים

מסוד 195

COVAL Systems 4 December 2016



צמצום גרף בקשות-הקצאות

ניתן לצמצם את P3 ולשחרר את R2 ו-R3
 יכעת ניתן לספק את כל צרכיו של P4 (R2)
 אך לא של P1
 לאחר-כך ניתן לצמצם את P1 ו-P2

עמוד 199 4 December 2016

צמצום גרף בקשות-הקצאות

ניתן לצמצם את P3 ולשחרר את R2 ו-R3
 יכעת ניתן לספק את כל צרכיו של P4 (R2)
 אך לא של P1
 לאחר-כך ניתן לצמצם את P1 ו-P2
 הגרף פריק לחלוטין

עמוד 200 4 December 2016

סדרת צמצומים מירבית בגרף בקשות-הקצאות

הגדרה

סדרת צמצומים בגרף בקשות-הקצאות היא מירבית אם לא ניתן להמשיך לצמצם צמתים

טענה

כל סדרות הצמצומים המרביות מביאות לאותו גרף בלתי פריק

עמוד 201 4 December 2016

סדרת צמצומים מירבית בגרף בקשות-הקצאות

הוכחה

- נסתכל על שתי סדרות צמצומים מירביות
- $q_1, \dots, q_r$ ו- $p_1, \dots, p_k$
- נניח (בדרך השלילה) שהן אינן מכילות את אותם התהליכים
- נתבונן בתהליך הראשון $q_1, \dots, q_r$ שאינו מופיע ב- $p_1, \dots, p_k$
- אחרי $q_1, \dots, q_{i-1}$ ניתן לצמצם את p_i
- ולכן אחרי $q_1, \dots, q_r$ עדיין ניתן לצמצם את p_i
- סתירה!

עמוד 202 4 December 2016

פריקות לחלוטין

ניתן לצמצם את P1, P5

עמוד 203 4 December 2016

פריקות לחלוטין

לאחר מכן, לא ניתן לצמצם תהליכים אחרים
 יהגרף אינו פריק לחלוטין!

עמוד 204 4 December 2016

אלגוריתם לזיהוי קיפאון מספר עותקים מכל משאב

הרעיון: בדיקת פריקות גרף הקצאות-בקשות

- נאתחל קבוצה L עם כל הצמתים שאינם מחכים למשאבים
- עבור כל תהליך Pi ב-L
 - שחרר את כל המשאבים התפוסים ע"י Pi
 - עבור כל תהליך Pk אשר ניתן לספק את כל צרכיו – הוסף את L-Pk ל-L
- אם בסיום L אינו מכיל את כל התהליכים אזי יש קיפאון

סיבוכיות

- $O(m^2)$
- m – מספר המשאבים
- n – מספר התהליכים

פריקות לחלוטין וקפאון

משפט (עבור מקרה של מספר עותקים מכל משאב)

- גרף בקשות-הקצאות הוא פריק לחלוטין אם ורק אם אין קיפאון

הוכחה

- אם הגרף פריק לחלוטין סדרת צמצום מירבית משרה סדרת הקצאות שתביא לסיום כל התהליכים
- אם הגרף לא פריק לחלוטין, מסדרת צמצום מירבית כלשהי יתקבל גרף לא פריק
 - קבוצת הצמתים הלא מבודדים משרה קבוצת תהליכים שאינם יכולים להתקדם

התחמקות מקיפאון – Deadlock Avoidance

דואגים להשאיר את המערכת במצב בטוח

- תהליכים מצהירים על כוונותם לבקש משאבים
- אסור לתהליך לבקש משאב שלא הצהיר עליו
- מצב הוא בטוח אם קיימת סדרת הקצאות לכל המשאבים שהוצהרו, מבלי להיכנס לקיפאון

התחמקות מקיפאון

- בעת בקשה בפועל, אם היענות לבקשה תכניס את המערכת למצב לא בטוח, הבקשה נדחת

אלגוריתם שמרני

- דורש הנחות מחמירות לגבי דרישות התהליכים

החלצות מקיפאון

אפשרויות החלצות מקיפאון

- ביטול כל התהליכים המצויים במצב קיפאון
- ביטול תהליכים אחד אחד עד להחלצות
- הפקעת משאבים

מציאת קבוצה אופטימלית (של תהליכים או משאבים) היא NP-Complete

- feedback vertex set
 - קבוצת צמתים מינימלית שתהפוך גרף לחסר מעגלים
- feedback arc set
 - קבוצת קשתות מינימלית שתהפוך גרף לחסר מעגלים

התחמקות מקיפאון אלגוריתם הבנקאי

עקרונות האלגוריתם

- תהליכים המגיעים למערכת מצהירים על כוונותם המירביות לבקשות משאבים – לכל משאב
- אם תהליך מבקש עותק ממשאב, הבקשה תיענה אם
 - אין חריגה מההצהרות המקוריות
 - יש מספיק עותקים פנויים
 - ההקצאה משאירה את המערכת במצב בטוח

התחמקות מקיפאון דוגמא

תהליכים P1 ו-P2 מצהירים על כוונה לבקש את המדפסת ואת כונן הסרטים

- תהליך P1 מבקש את המדפסת
 - הבקשה נענית
- תהליך P2 מבקש את כונן הסרטים
 - הבקשה נדחית... אם P1 יבקש את המדפסת בהמשך, ייווצר קיפאון

אלגוריתם הבנקאי - פירוט

משתנים

- $available[1..m]$ – מספר עותקים פנויים מכל משאב
- $max[1..n, 1..m]$ – מספר עותקים מקסימלי שתהליך יכול לבקש (הצהרה)
- $allocation[1..n, 1..m]$ – מספר העותקים של המשאב שזכת מוקצים לתהליך
- $need[i,j] = max[i,j] - allocation[i,j]$ – מספר העותקים של המשאב שהתהליך i עלול לבקש

פעולות וקטוריות

- $X \in Y$ אם $X[i] \in Y[i]$ לכל $1 \leq i \leq m$

אלגוריתם הבנקאי פירוט

```

L = ∅
while there is a  $P_i \in L$  and
  need[i] ≤ available do
  available := available + allocation[i]
  add  $P_i$  to L
end
if L contains all processes then
  this is a safe state

```

אלגוריתם הבנקאי – דוגמא

האם המצב הבא של המערכת הוא "בטוח"?

	allocation			max			available			need		
	A	B	C	A	B	C	A	B	C	A	B	C
P1	0	1	0	3	1	1				3	0	1
P2	2	1	0	2	1	4				0	0	4
P3	1	0	3	3	2	3				2	2	0
Total	3	2	3				0	3	4			

ניתן לצמצם את P2

- לאחר שחרור משאביו, ניתן לצמצם את P1 ו-P3

סיכום

רוב מערכות ההפעלה אינם דואגות למנוע קיפאון

- פעולה כבדה
- האחריות נשארת אצל המתכנת
- הריגת תהליך מאפשרת להיחלץ מקיפאון
- אך עלולות להשאיר את המערכת במצב לא תקין

ב-Windows NT

- פקודת WaitForMultipleObjects
- מקצה את כל משאבים יחד, אם כולם פנויים

פסיקות

- סוגי פסיקות
- טיפול בפסיקות
- דוגמא: קלט בעזרת פסיקות

מהן פסיקות?

- פסיקות (interrupts) הן אירועים הגורמים למעבד להשעות את פעילותו הרגילה ולבצע פעילות מיוחדת.

שימושים:

- מימוש קריאות מערכת-הפעלה.
- קבלת מידע וטיפול ברכיבי חומרה (שעון, חומרת קלט/פלט...).
- טיפול בתקלות (חלוקה באפס, גישה לא חוקית לזיכרון...).
- אכיפת חלוקת זמן מעבד בין תהליכים

הזדמנות שנייה

- ביצוע הוראות מסוימות יכול להכשל ולגרור לפסיקה סינכרונית
- מעבדים מודרניים מאפשרים למערכת ההפעלה, על-ידי טיפול בפסיקה, לתת להוראות "הזדמנות שנייה" להתבצע (restartable instructions)
- ההוראה נכשלה ⇨ פסיקה
- מערכת-ההפעלה מטפלת בפסיקה
- מרצים שוב אותה ההוראה (שהפעם אמורה להצליח).
- שימושי למימוש זיכרון וירטואלי
- בהמשך הקורס

COVAL Systems 218

סוגי פסיקות

- פסיקות **אסינכרוניות** נוצרות על-ידי רכיבי חומרה שונים:
 - ללא תלות בפעילותו הנוכחית של המעבד.
 - למשל: פעימה של שעון המערכת, לחיצה על מקש במקלדת...
- פסיקות **סינכרוניות** נוצרות בשל פעילות של המעבד:
 - למשל, כתוצאה מתקלות שונות.
 - נקראות גם **חריגות** (exceptions).
- סוג אחר של פסיקות סינכרוניות הוא **פסיקות יזומות, אשר נקראות גם פסיקות תוכנה (software interrupts)**:
 - נוצרות על-ידי הוראות מעבד מיוחדות (למשל int).
 - שימושים: מימוש קריאות מערכת, debugging.

COVAL Systems 217

איך מפעילים את שגרת הטיפול בפסיקה?

- לכל פסיקה שגרת טיפול משלה, הפועלת בהתאם לסוג הפסיקה
 - למשל, קוראת את התו שנלחץ במקלדת ושומרת אותו במקום מתאים בזיכרון
- לכל פסיקה יש מספר שונה (נקרא לפעמים interrupt vector).
- למעבד יש גישה לטבלה של מצביעים לשגרות טיפול בפסיקה.
 - מספר הכניסות בטבלה כמספר וקטורי הפסיקות.
 - במעבדי IA16, הטבלה שמורה בכתובת 0000:0000 (ממש בתחילת הזיכרון) מכילה 256 כניסות של 4 בתים כ"א (4 בתים = גודל מצביע), סה"כ 1 KB.
 - טבלת הפסיקות מאותחלת על-ידי חומרת המחשב (ה-BIOS).
 - בטעינה, מערכת-ההפעלה מעדכנת את הטבלה, ומחליפה חלק מהשגרות.
 - מערכות-הפעלה מודרניות לא מסתמכות כלל על שגרות הטיפול של ה-BIOS, ומחליפות את כל הטבלה.

COVAL Systems 220

אם המעבד מגלה שהיו פסיקות לאחר ביצוע פעולה...

- שומר על המחסנית את כתובת החזרה.
 - בד"כ כתובת ההוראה הבאה.
 - במקרה של "הזדמנות שנייה", כתובת ההוראה שגרמה לפסיקה.
 - ב Linux, הערכים נשמרים על מחסנית הגרעין של התהליך, ולא מחסנית המשתמש.
- **אולי מידע נוסף.**
 - רגיסטרים מיוחדים – למשל רגיסטר הדגלים
 - מידע נוסף לגבי הפסיקה, למשל, סוג השגיאה המתמטית.
- **מפעיל את שגרת הטיפול של הפסיקה**
 - ב Linux ניתן להפעיל מספר שגרות בעקבות פסיקה
 - השגרה מוגדרת עבור (התקן, פסיקה) ולא עבור (פסיקה) בלבד
 - מספר התקנים יכולים לחלוק את אותה פסיקה.

COVAL Systems 219

בעיות בטיפול בפסיקות

- פסיקות א-סינכרוניות יכולות להגיע בכל זמן שהוא.
 - המשתמש יכול ללחוץ על המקלדת בכל רגע...
 - מצד אחד, חשוב לטפל בהן במהירות האפשרית...
 - בעיקר כדי לא לעכב התקני קלט-פלט.
 - זמן הטיפול עשוי להיות רב (למשל, מידע שהגיע מהדיסק).
 - מצד שני, טיפול שדורש זמן רב ומתחיל מיד, מתבצע על חשבון התהליך הנוכחי
- כמו כן, יש לצמצם את זמן חסימת הפסיקות למינימום
- בנוסף, יש לתמוך בקינון: פסיקה שמגיעה בזמן הטיפול בפסיקה אחרת

COVAL Systems 222

מי מריץ את שגרת הטיפול בפסיקה?

- הפסיקה קורה בזמן שתהליך כלשהו רץ.
- הפסיקה אינה בהכרח קשורה לתהליך זה.
 - למשל, נגרמה על-ידי חומרה שתהליך אחר משתמש בה.
- קוד הטיפול בפסיקה שייך ל-kernel ולא לתהליך.
 - עדיין, קוד הטיפול מורץ בהקשר של התהליך הנוכחי...
 - לא מתבצעת החלפת תהליכים כדי לטפל בפסיקה!
 - בדרך-כלל, קוד הטיפול בפסיקה לא מתייחס כלל לתהליך הנוכחי, אלא למבני נתונים גלובליים של המערכת.

COVAL Systems 221

שרשור פסיקות: שינוי שגרת הטיפול

- ניתן לשנות את שגרת הטיפול בפסיקה בזמן פעולת המערכת.
 - החלפת השגרה נעשית פשוט על-ידי שינוי הטבלה.
- אבל מה אם רוצים להוסיף לשגרה הנוכחית, מבלי לבטל אותה?
 - למשל, שינוי שגרת הטיפול במקלדת להשמיע קליק לאחר כל לחיצת מקש.
 - בהחלפת השגרה הקיימת, יושמעו קליקים, אבל הלחיצות עצמן לא תטופלנה!
- לפני שמעדכנים את טבלת הפסיקות, שומרים את כתובת השגרה הנוכחית.
- שגרת הטיפול החדשה קוראת לשגרה הישנה (בכתובת שנשמרה):
 - קודם קוראים לשגרה המקורית, ורק אחר-כך מבצעים את השגרה החדשה.
 - או קודם השגרה החדשה, ורק אחר-כך מבצעים את השגרה המקורית.
 * מאפשר לא לבצע את הפעולה המקורית במקרים מסוימים.

COVAL Systems 224

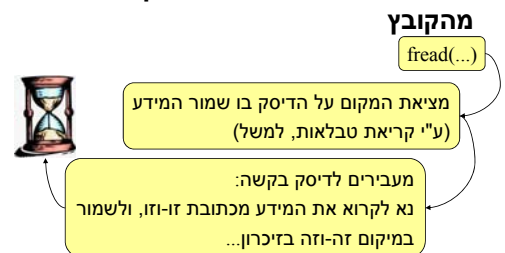
פתרון (חלקי): טיפול דו-שלבי בפסיקות אסינכרוניות

- חלק עליון: (top half)**
 - מורץ כשגרת הטיפול בפסיקה, באופן מהיר ככל האפשר.
 - רושם (בתור מיוחד) את העובדה שיש לתת לחומרה הרלוונטית טיפול הולם (למשל, לקרוא את כל המידע שהגיע מהדיסק).
- חלק תחתון: (bottom half)**
 - מורץ בזמן מאוחר יותר, ומבצע את "העבודה השחורה" של הטיפול בפסיקה.
 - פסיקות אחרות יכולות להתרחש תוך-כדי פעולתו.
- המערכת שומרת תור של שגרות להרצה (חלקים תחתונים).**
 - שגרת הטיפול בפסיקה פשוט מוסיפה לתור זה את החלק התחתון המתאים.
 - בנקודות זמן מסוימות (נניח, בכל החלפת הקשר) המערכת בודקת אם התור אינו ריק, ומריצה את כל השגרות הממתנות.

COVAL Systems 223

דוגמא: קריאה מהדיסק 1

- המשתמש מבצע fread כדי לקרוא מידע מהקובץ



COVAL Systems 226

טיפול בפסיקות במערכת מרובת-מעבדים

- פסיקות סינכרוניות: כל מעבד מטפל בפסיקות שיצר הקוד שהוא מריץ.
- פסיקות אסינכרוניות: איזה מעבד יתעכב כדי לטפל בקלט-פלט?
 - חלוקה סטטית: לכל מעבד קבוצה של (סוגי) פסיקות שהוא אחראי עליה.
 - חלוקה דינאמית: המעבד שמריץ את התהליך עם העדיפות הגרועה יותר, יטפל בפסיקה.
 - * round-robin במקרה של שוויון
- בנוסף, במערכות מרובות-מעבדים יש גם פסיקות המשמשות להעברת מידע בין המעבדים עצמם
 - Inter-Processor Interrupts
 - מעבד רואה IPIs של מעבדים אחרים כפסיקות א-סינכרוניות רגילות.

COVAL Systems 225

דוגמא: קריאה מהדיסק 3

- מופעלת השגרה לטיפול בפסיקות הדיסק.
- מוסיפה את החצי התחתון הרלוונטי לרשימה, ובזאת מסתיים הטיפול בפסיקה.
- בהמשך, מורץ החצי התחתון:
 - בודק שהמידע שהדיסק העביר לא כולל דיווח על שגיאות.
 - מעביר את התהליך שביצע את הקריאה ממצב המתנה אל תור המוכנים.
 - אולי גם מעדכן את העדיפות של אותו תהליך.
- התהליך חוזר מהקריאה fread ומקבל את המידע.

COVAL Systems 228

דוגמא: קריאה מהדיסק 2

- התהליך שביצע את הקריאה ממתיין בינתיים, רצים תהליכים אחרים...



COVAL Systems 227

סיכומים וחזרות לחומר הלימוד

תלמידים צוות הוראה

???

??

Any Questions ?

הכל ברור

229

2016 04 דצמבר 2016

All Rights Reserved - מערכות מחשבים - שאול קובל

COVAL R&D Advisers

Web & Net Design - System Analysis
Computer Engineering Teach Advice

Saul Coval Computers

כל הזכויות שמורות

<http://www.coval.net>

230